

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
29. April 2004 (29.04.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
WO 2004/036203 A1

(51) Internationale Patentklassifikation<sup>7</sup>: G01N 27/414, 33/487

(21) Internationales Aktenzeichen: PCT/EP2003/011381

(22) Internationales Anmeldedatum:  
14. Oktober 2003 (14.10.2003)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
102 47 889.9 14. Oktober 2002 (14.10.2002) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-  
Martin-Str. 53, 81669 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): EVERSMAHN, Björn-  
Oliver [DE/DE]; Kaiser-Ludwig-Platz 8, 80336 München  
(DE). PAULUS, Christian [DE/DE]; Tankenrainer Str. 12  
E, 82362 Weilheim (DE). THEWES, Roland [DE/DE];  
Jägerheimstr. 7, 82194 Gröbenzell (DE).

(74) Anwalt: DOKTER, Eric-Michael; Viering, Jentschura &  
Partner, Steinsdorfstr. 6, 80538 München (DE).

(81) Bestimmungsstaaten (national): JP, US.

(84) Bestimmungsstaaten (regional): europäisches Patent (AT,  
BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR,  
HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

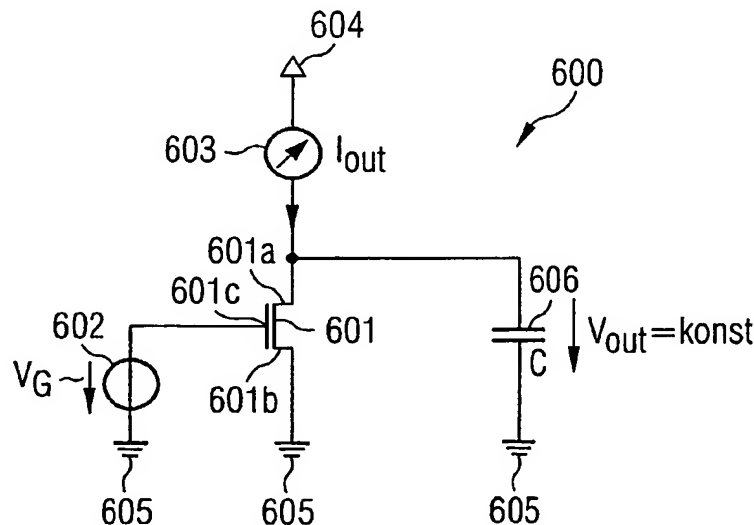
Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden  
Frist; Veröffentlichung wird wiederholt, falls Änderungen  
eintreffen

[Fortsetzung auf der nächsten Seite]

(54) Title: SENSOR ARRANGEMENT AND METHOD FOR OPERATING A SENSOR ARRANGEMENT

(54) Bezeichnung: SENSOR-ANORDNUNG UND VERFAHREN ZUM BETREIBEN EINER SENSOR-ANORDNUNG



(57) Abstract: The invention relates to a sensor arrangement (800) and a method for operating a sensor arrangement. The sensor arrangement contains a plurality of sensor devices (600) embodied on and/or in a substrate. Each of the sensor devices comprises an electric signal converter (601) and a sensor element (602) coupled to the signal converter in order to characteristically influence the electrical conductivity of the signal converter as a result of a sensor event on the sensor element. Each sensor device comprises a device (603) for keeping an electric voltage, which is applied to the signal converter, constant and a device (603) for detecting the value of the electric current flowing through the signal converter in the form of a sensor signal.

[Fortsetzung auf der nächsten Seite]

WO 2004/036203 A1



*Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.*

---

**(57) Zusammenfassung:** Die Erfindung betrifft eine Sensor-Anordnung (800) und ein Verfahren zum Betreiben einer Sensor-Anordnung. Die Sensor-Anordnung enthält eine Mehrzahl von auf und/oder in einem Substrat ausgebildeten Sensor-Einrichtungen (600), wobei jede der Sensor-Einrichtungen einen elektrischen Signal-Umsetzer (601) und ein mit dem Signal-Umsetzer gekoppeltes Sensor-Element (602) aufweist, mit dem die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-Ereignisses auf dem Sensor-Element charakteristisch beeinflussbar ist. Ferner hat jede Sensor-Einrichtung eine Einrichtung (603) zum Konstanthalten einer an dem Signal-Umsetzer anliegenden elektrischen Spannung und eine Einrichtung zum Erfassen des Werts des durch den Signal-Umsetzer fließenden elektrischen Stroms als Sensor-Signal.

## Beschreibung

### Sensor-Anordnung und Verfahren zum Betreiben einer Sensor-Anordnung

5

Die Erfindung betrifft eine Sensor-Anordnung und ein Verfahren zum Betreiben einer Sensor-Anordnung.

10

Die Schnittstelle zwischen der Biologie und der Halbleitertechnik ist aus wissenschaftlicher und wirtschaftlicher Sicht interessant. In diesem Zusammenhang ist beispielsweise die Kopplung zwischen biologischen Zellverbänden, wie beispielsweise Neuronen, und der Silizium-Mikroelektronik zu nennen. Ein biologisches System kann auf der Oberfläche eines halbleitertechnologischen Sensors mit matrixförmig angeordneten Sensor-Elementen orts- bzw. zeit- aufgelöst untersucht werden. Insbesondere können Stoffwechselfparameter der Zellen beispielsweise mittels Erfassens lokaler pH-Werte mithilfe von ionensensitiven Feldeffekttransistoren (ISFETs) als Sensor-Elementen aufgenommen werden. Ein ISFET weist eine ionensensitive Schicht in Wirkkontakt mit zu erfassenden elektrisch geladenen Partikeln auf, wobei die elektrisch geladenen Partikel die Leitfähigkeit des ISFETs charakteristisch beeinflussen, was als Sensorgröße erfassbar ist.

20

25

30

35

Von großem Interesse ist das Untersuchen der Reaktion eines biologischen Systems auf eine elektrische Stimulation. Neuronen (Nervenzellen) können über Ionenkanäle in den Zellmembranen in bestimmten Bereichen ihrer Oberfläche einen geringen elektrischen Strom erzeugen, der von einem darunter angeordneten Sensor detektiert wird. Die hierfür erforderlichen hohen Anforderungen an Orts- und Zeitauflösung des Sensors werden mittels der Silizium-Mikroelektronik erreicht.

Auch in anderen wichtigen Gebieten wie der medizinischen Analytik oder der DNA-Sensorik werden matrixförmige Anordnungen von Sensor-Elementen verwendet.

- 5 Für diese und andere mögliche Anwendungen von Halbleiter-Sensoren in integrierten Schaltkreisen ist es vorteilhaft, eine große Anzahl von Sensoren in einem gemeinsamen Sensor-Array zu integrieren. Bereits bei kleinen (und umso mehr bei großen) Sensor-Arrays kann nicht jeder Sensor an eine eigene
- 10 Auslese-Schaltung angeschlossen werden. Die Anzahl von hierfür erforderlichen Leitungen sowie die Redundanz der außerhalb des Arrays angeordneten Auslese-Schaltungen sprechen gegen eine solche Lösung.
- 15 In Fig.1 ist schematisch eine Sensor-Anordnung 100 gemäß dem Stand der Technik mit vier Sensor-Einrichtungen 101 bis 104, einem als Schalter 105 dargestellten Multiplexer und einer Auslese-Schaltung 106 gezeigt.
- 20 Die Ausgänge der einzelnen Sensor-Einrichtungen werden unter Verwendung des Multiplexers 105, das heißt seriell, ausgelesen. Die jeweilige über den Multiplexer 105 mit der Auslese-Schaltung 106 gekoppelte Sensor-Einrichtung 101 bis 104 gibt eine mit dem zu detektierenden Ereignis
- 25 (beispielsweise die Beleuchtungsintensität bei einem Photosensor oder ein elektrisches Signal einer auf der jeweiligen Sensor-Einrichtung angeordneten Nervenzelle) korrelierte Ausgangsspannung aus. Um diesen Sachverhalt schematisch darzustellen, sind die Sensor-Einrichtungen 101
- 30 bis 104 schematisch als Spannungsquellen  $V_1$ ,  $V_2$ ,  $V_3$ ,  $V_4$  dargestellt.

Gemäß dem in Fig.1 dargestellten Szenario ist die erste Sensor-Einrichtung 101 über den Multiplexer 105 mit der

35 Auslese-Schaltung 106 gekoppelt. Mittels der Auslese-Schaltung 106 wird die Ausgangsspannung einer jeweiligen

Sensor-Einrichtung 101 bis 104 für eine Weiterverarbeitung verstärkt.

Ist die Aufnahme der Messwerte einer Vielzahl von Sensor-Einrichtungen mit einer hohen Abtastrate erforderlich, so muss eine einzelne Sensor-Einrichtung in einer sehr kurzen Zeit ausgelesen werden. Daraus ergibt sich eine hohe Anforderung an die Zeitauflösung des Systems.

- 10 Die in Fig.2 gezeigte Sensor-Anordnung 200 gemäß dem Stand der Technik zeigt neben den in Fig.1 beschriebenen Komponenten einen Innenwiderstand  $R_i$  201 jeder der Sensor-Einrichtungen sowie eine gemeinsame Kapazität  $C$  202 der Sensor-Einrichtungen 101 bis 104. Die Zeitkonstante der
- 15 Sensor-Anordnung 200 ist über das RC-Glied aus Innenwiderstand  $R_i$  der Sensor-Einrichtungen 101 bis 104 sowie der umzuladenden Kapazität  $C$  202 bestimmt. Diese beiden Parameter unterliegen für eine bestimmte Fertigungstechnologie bestimmten Beschränkungen. Somit ist
- 20 auch die erzielbare Zeitkonstante  $\tau=RC$  beschränkt.

Die Zeitkonstante  $\tau$  gibt anschaulich die Zeit an, nach der das Ausgangssignal bis auf  $(1-1/e)=63\%$  auf den Endwert angestiegen ist. Sollen durch das Einschwingverhalten der

25 Sensor-Anordnung 200 bedingte Messfehler unterhalb einer bestimmten, gerade noch tolerierbaren Grenze liegen, müssen unter Umständen Vielfache dieser Zeitkonstanten (z.B.  $2\tau$  oder  $3\tau$ ) abgewartet werden. Somit ist die Zeitkonstante  $\tau=RC$  ein charakteristisches Maß für die minimal erreichbare Zeit

30 zwischen zwei aufeinanderfolgenden Messungen. Daher resultiert aus dem Wert von  $\tau$  eine Beschränkung der maximalen Anzahl von Sensor-Einrichtungen, die innerhalb eines vorgegebenen Zeitabschnitts bei einer vorgegebenen Abtastrate ausgelesen werden können.

35

Fig.3 ist ein Diagramm 300, in dem schematisch die Zeitabhängigkeit des Signalverlaufs an einer Sensor-

Einrichtung 201 bis 204 nach dem Herstellen der Kopplung ( $t=0$ ) der jeweiligen Sensor-Einrichtung mit der Auslese-Schaltung 106 über den Multiplexer 105 gezeigt ist.

- 5 Entlang der Abszisse 301 des Diagramms 300 ist die Zeit aufgetragen, die seit dem Umschalten des Multiplexers 105 ( $t=0$ ) vergangen ist. Zum Zeitpunkt  $t_0$  ist der Signalverlauf erstmals unter den vorgegebenen tolerierbaren Wert  $V_{tol}$  gefallen. Entlang der Ordinate 302 des Diagramms 300 ist der  
10 zeitliche Signalverlauf an den in Fig.1, Fig.2 schematisch dargestellten Spannungsquellen  $V_1$  bis  $V_4$  dargestellt. Die Signalverlauf-Kurve 303 spiegelt das Einschwingverhalten an der Kapazität 202 bzw. den Widerständen  $R_1$  wider, und ist guter Näherung eine abfallende Exponentialfunktion.
- 15 Anschaulich ist zum Zeitpunkt  $t_0$  erstmals der dynamische Fehler unter den tolerierbaren Fehler abgefallen, so dass die mindestens erforderliche Messzeit  $t_0$  ist.

- Bei aus dem Stand der Technik bekannten Sensor-Anordnungen  
20 werden die Sensor-Einrichtungen eines Sensor-Arrays im Spannungsbereich ausgelesen, das heißt, dass die Messgröße in eine elektrische Spannung umgesetzt wird. Um die RC-Konstante gering zu halten, und daher ein ausreichend schnelles Auslesen ausreichend vieler Sensor-Einrichtungen zu  
25 ermöglichen, wird versucht, den Innenwiderstand  $R_1$  und als Folge davon die Zeitkonstante  $\tau$  zu reduzieren.

- Eine Möglichkeit, den Innenwiderstand  $R_1$  der Sensor-Einrichtungen unabhängig von der Schaltungsarchitektur zu  
30 verringern, ist die Erhöhung der Treiberfähigkeit der Ausgangstransistoren einer Schaltung. Der Nachteil dieser Maßnahme ist ein erhöhter Flächenbedarf und eine stärkere kapazitive Belastung der vorangehenden Verstärkerstufe bzw. des angeschlossenen Sensors, was zu einer Abschwächung des  
35 Signals führt. Aufgrund der häufig starken Flächenbeschränkung und des Bedarfs an einer effizienten

Flächennutzung ist diese Lösung für viele Anwendungsgebiete nicht geeignet.

Üblicherweise werden für integrierte Schaltkreise, die im Spannungsbereich betrieben werden, eine Reihe von Grundsaltungen für die Ausgangstreiber verwendet.

Nachteilig an einer zusätzlichen, in die Sensor-Einrichtungen integrierten Ausgangstreiber-Schaltung ist die Erhöhung des Platzbedarfs einer Sensor-Einrichtung und somit die Verringerung der erzielbaren räumlichen Auflösung.

Rahmenbedingung für die folgende Betrachtung ist, dass ein mit einer Sensor-Elektrode gekoppelter Ausgangstransistor simultan zum Signalverstärken verwendet wird. Dies ist jedoch keine zwingende Voraussetzung.

In Fig.4A ist eine Ausgangstreiber-Schaltung 400 dargestellt, bei der ein MOS-Transistor 401 in Source-Schaltung betrieben ist.

Die Sensor-Einrichtung ist als Spannungsquelle  $V_G$  402 dargestellt. Ferner ist bei der Ausgangstreiber-Schaltung 400 eine Konstantstromquelle  $I_0$  403, ein den Innenwiderstand der Sensor-Einrichtung repräsentierender ohmscher Widerstand  $R$  404, sowie eine Kapazität einer Sensor-Anordnung repräsentierende Kapazität  $C$  405 gezeigt. An der Kapazität 405 liegt die Ausgangsspannung  $V_{out}$  an. Die Spannungsquelle 402 ist mit dem Gate-Anschluss eines MOS-Transistors 401 gekoppelt. Der eine Source-/Drain-Anschluss des MOS-Transistors 401 ist auf Massepotential 407, wohingegen der andere Source-/Drain-Anschluss des MOS-Transistors 401 sowohl mit der Konstantstromquelle 403 als auch mit dem ohmschen Widerstand 404 und mit der Kapazität 405 gekoppelt ist. Der Arbeitspunkt des MOS-Transistors 401 ist mittels der Konstantstromquelle 403, des ohmschen Widerstands 404 und der Spannungsquelle  $V_G$  402 bestimmt.

In Fig. 4B ist ein Kleinsignalersatzschaltbild 410 der in Fig. 4A gezeigten Ausgangstreiber-Schaltung 400 gezeigt. In dem Ersatzschaltbild 410 ist eine gesteuerte Stromquelle 411 ( $g_m \Delta V_G$ ), ein effektiver Innenwiderstand 412  $(g_{ds} + R^{-1})^{-1}$  sowie die umzuladende Kapazität 405 gezeigt. Mit  $g_{ds}$  ist der Ausgangsleitwert des MOS-Transistors 401 bezeichnet,  $g_m$  ist die Steilheit des MOS-Transistors 401.

Bei der in Fig. 4A, Fig. 4B gezeigten Source-Schaltung des MOS-Transistors 401 ist der eine Source-/Drain-Anschluss auf Massepotential 407. Der Arbeitspunkt der Ausgangstreiber-Schaltung 400 ist über den Gleichanteil der Spannungsquelle  $V_G$  402 am Gate-Anschluss des MOS-Transistors 401 und über die mit dem anderen Source-/Drain-Anschluss des MOS-Transistors 401 gekoppelte Konstantstromquelle  $I_0$  mit dem Innenwiderstand  $R$  vorgegeben. Alternativ ist auch eine Lösung ohne Konstantstromquelle  $I_0$  403, nur mit einem ohmschen Widerstand  $R$  404 möglich. Bei der in Fig. 4B gezeigten Ausgangstreiber-Schaltung 400 ist an jeweils einen Anschluss der Konstantstromquelle 403 und des ohmschen Widerstands 404 eine Versorgungsspannung 406 angelegt, wohingegen ein Anschluss der Spannungsquelle 402, der eine Source-/Drain-Anschluss des MOS-Transistors 401 und ein Anschluss der Kapazität 405 auf Massepotential 407 sind.

Wird die Gate-Spannung  $V_G$  moduliert (beispielsweise infolge eines Sensor-Ereignisses), so ändert sich der Drainstrom  $I_D$  des MOS-Transistors 401 um  $g_m \Delta V_G$ . Dies ist mittels der gesteuerten Stromquelle 411 aus Fig. 4B symbolisiert, in der das Kleinsignalersatzschaltbild der Ausgangstreiber-Schaltung 400 gezeigt ist. Die Änderung der Ausgangsspannung  $\Delta V_{out}$  resultiert aus dem geänderten Spannungsabfall an dem MOS-Transistor 401 und an dem effektiven Widerstand 412. Für niedrige Frequenzen  $\omega$  kann die Kapazität  $C$  in guter Näherung vernachlässigt werden, hieraus resultiert eine Leerlaufverstärkung  $A(\omega=0)$ , die mittels des folgenden Ausdrucks beschreibbar ist:

$$A(\omega=0) = \Delta V_{\text{out}} / \Delta V_{\text{G}} = g_m / (g_{\text{ds}} + R^{-1}) \quad (1)$$

Setzt man in Gleichung (1) Transistor-Parameter ein, die für die CMOS-Technologie typisch sind, resultiert hieraus eine mögliche Spannungsverstärkung um einen Faktor von ungefähr zehn bis ungefähr fünfzig. Dadurch werden auch Signale kleiner Amplitude nach der ersten Verstärkerstufe so verstärkt, dass sie durch Rauscheffekte nicht mehr nennenswert gestört werden. Die Zeitkonstante  $\tau_c$  des Verstärkers ergibt sich zu:

$$\tau_c = C / (g_{\text{ds}} + R^{-1}) \quad (2)$$

Die Kapazität ist durch die verwendete Technologie vorgegeben und kann insofern nur in sehr eingeschränktem Maße beeinflusst werden, beispielsweise mittels einer Optimierung des Layouts. Die Parameter  $R$  und  $g_{\text{ds}}$  können für eine bestimmte Verstärkung und aufgrund von Flächenbeschränkungen nicht beliebig variiert werden, so dass aus diesen Randbedingungen ein Grenzwert für die maximal übertragbare Bandbreite resultiert.

Im Weiteren wird bezugnehmend auf Fig.5A eine weitere Ausgangstreiber-Schaltung 500 gemäß dem Stand der Technik beschrieben. Bezugnehmend auf Fig.5B wird ein Ersatzschaltbild 510 der in Fig.5A gezeigten Ausgangstreiber-Schaltung 500 beschrieben. Diejenigen Komponenten der Ausgangstreiber-Schaltung 500, die auch in der Ausgangstreiber-Schaltung 400 enthalten sind, sind mit den gleichen Bezugsziffern versehen.

Bei der in Fig.5A gezeigten Ausgangstreiber-Schaltung 500 ist der MOS-Transistor 401 in Source-Folger-Schaltung ausgestaltet. Abweichend von der in Fig.4A gezeigten Ausgangstreiber-Schaltung 400 ist derjenige Source-/Drain-Anschluss des MOS-Transistors 401, der nicht mit der

Konstantstromquelle 403, der Spannungsquelle 402 und der Kapazität 405 gekoppelt ist, auf dem Potential der Versorgungsspannung 406. Ferner sind bei der Ausgangstreiber-Schaltung 500 ein Anschluss der Konstantstromquelle 403 und  
5 der Kapazität 405 auf dem elektrischen Massepotential 407. Die Konstantstromquelle  $I_0$  403 und die Spannungsquelle  $V_G$  402 bestimmen den Arbeitspunkt des MOS-Transistors 401.

Der elektrische Strom an dem mit der Konstantstromquelle  $I_0$  403 gekoppelten Source-/Drain-Anschluss des MOS-Transistors 401 ist mittels der Konstantstromquelle  $I_0$  403 bestimmt. Die Gate-Spannung des MOS-Transistors 401 ist mittels der Spannungsquelle  $V_G$  402 eingestellt. Ferner ist eine umzuladende Kapazität C 405 gezeigt.

15 In dem Kleinsignalersatzschaltbild 510 von Fig.5B ist eine gesteuerte Stromquelle  $g_m(\Delta V_G - \Delta V_{out})$  511 sowie ein Innenwiderstand  $g_{ds}$  gezeigt. Gemäß dem in Fig.5B gezeigten Kleinsignal-Ersatzschaltbild 510 ist die auf dem Feldeffekt  
20 beruhende Modulation des elektrischen Stroms an dem gemäß Fig.5A unteren Source-/Drain-Anschluss des MOS-Transistors 401 als gesteuerte Stromquelle  $g_m(\Delta V_G - V_{out})$  511 dargestellt.

Die Abhängigkeit dieses elektrischen Stromes von der  
25 elektrischen Spannung an dem gemäß Fig.5A unteren Source-/Drain-Anschluss des MOS-Transistors 401 ist durch den Leitwert  $g_{ds}$  bestimmt. Die Zeitkonstante  $\tau_c$  des Verstärkers ist von dem RC-Glied bestimmt und wird durch den folgenden Ausdruck beschrieben:

30

$$\tau_c = C / (g_{ds} + g_m) \quad (3)$$

Die Zeitkonstante  $\tau_c$  aus Gleichung (3) entspricht dem Szenario der Source-Schaltung des MOS-Transistors 401 aus  
35 Fig.4A, falls der Wert des ohmschen Widerstands R gleich der inversen Steilheit  $g_m^{-1}$  des MOS-Transistors 401 ist (vgl.

Gleichung (2)). Gemäß beiden Schaltungsarchitekturen ist die Verstärkung dann näherungsweise eins, nämlich:

$$A(\omega=0) = \Delta V_{\text{out}} / \Delta V_G = g_m / (g_m + g_{ds}) \leq 1 \quad (4)$$

5

Diese niedrige Verstärkung ist aufgrund der kleinen Signalamplituden, die aus der Sensor-Einrichtung herausgeleitet werden müssen, von Nachteil, da Rauscheffekte das gemessene Signal verfälschen können.

10

Als Beispiel für eine Verwirklichung des beschriebenen Prinzips anhand einer CMOS-Kamera sei auf [1] verwiesen.

15

Zusammenfassend ist die Funktionalität der aus dem Stand der Technik bekannten Schaltungsarchitekturen zum Auslesen von Sensor-Signalen eines Sensor-Arrays ungenügend, da aus der umzuladenden Kapazität eine große Zeitkonstante zum Auslesen der einzelnen Sensor-Einrichtungen resultiert. Dies führt zu einer schlechten Zeitauflösung. Ferner ist die Verstärkung des häufig kleinen Sensor-Signals bei aus dem Stand der Technik bekannten Schaltungsarchitekturen oft nicht ausreichend.

20

Der Erfindung liegt das Problem zugrunde, eine Sensor-Anordnung mit hoher räumlicher Auflösung zu schaffen, die bei einer ausreichend hohen Signalverstärkung ein schnelles Auslesen von Sensor-Signalen, d.h. eine hohe Bandbreite, ermöglicht.

25

Das Problem wird durch eine Sensor-Anordnung und durch ein Verfahren zum Betreiben einer Sensor-Anordnung mit den Merkmalen gemäß den unabhängigen Patentansprüchen gelöst.

30

Die erfindungsgemäße Sensor-Anordnung enthält eine Mehrzahl von auf und/oder in einem Substrat ausgebildeten Sensor-Einrichtungen. Jede Sensor-Einrichtung hat einen elektrischen Signal-Umsetzer und ein mit dem Signal-Umsetzer gekoppeltes

35

Sensor-Element, mit dem die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-Ereignisses auf dem Sensor-Element charakteristisch beeinflussbar ist. Ferner weist die erfindungsgemäße Sensor-Einrichtung eine

5 Einrichtung zum Konstanthalten einer an dem Signal-Umsetzer anliegenden elektrischen Spannung auf. Darüber hinaus hat jede Sensor-Einrichtung eine Einrichtung zum Erfassen des Werts des durch den Signal-Umsetzer fließenden elektrischen Stromes als Sensor-Signal.

10

Ferner ist erfindungsgemäß ein Verfahren zum Betreiben einer Sensor-Anordnung mit den oben genannten Merkmalen

bereitgestellt, wobei gemäß dem Verfahren die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-  
15 Ereignisses auf einem jeweiligen Sensor-Element charakteristisch beeinflusst wird. Ferner wird die elektrische Spannung an dem Signal-Umsetzer konstant gehalten. Der durch den Signal-Umsetzer fließende elektrische Strom wird als Sensor-Signal erfasst.

20

Eine Grundidee der Erfindung beruht darauf, anstelle der elektrischen Spannung einen elektrischen Strom an einem mit dem Sensor-Element gekoppelten Signal-Umsetzer zu erfassen. Indem erfindungsgemäß ein elektrischer Strom und nicht, wie

25 gemäß dem Stand der Technik eine elektrische Spannung, erfasst wird, ist ein Umladen von Kapazitäten vermieden.

Dadurch ist eine größere Bandbreite, das heißt ein schnelleres Auslesen der Sensor-Elemente einer Sensor-Anordnung, ermöglicht. Die Zeitkonstante des Systems ist

30 nicht mehr durch die Verschaltung innerhalb der Sensor-Einrichtung festgelegt, sondern nur noch durch die externe Schaltung. Anschaulich ist erfindungsgemäß die elektrische Spannung als Sensor-Signal extern stabilisiert. Mit der erfindungsgemäßen Schaltungsarchitektur für eine Sensor-

35 Anordnung ist bei einer vorgegebenen Technologie eine besonders hohe Anzahl von Sensor-Elementen und eine besonders hohe Abtastrate ermöglicht, wodurch eine kleine

Zeitkonstanten zum Auslesen der Sensor-Elemente erreicht ist. Aufgrund der Verschaltung der erfindungsgemäßen Sensor-Einrichtung wird ein elektrischer Sensor-Strom statt einer elektrischen Sensor-Spannung erfasst, was zu einer hohen  
5 Verstärkung und einer kleinen Zeitverzögerung führt.

Wird anstelle der elektrischen Spannung  $V_{out}$  der elektrische Strom  $I_{out}$  als Ausgangsgröße der Ausgangsstufe einer Sensor-Einrichtung bzw. des Signal-Umsetzers verwendet, so wird die  
10 Spannung an der Kapazität unabhängig von der Ausgangsgröße und kann zum Beispiel konstant auf einem Wert der Ausgangsspannung gehalten werden. Da die induktiven Eigenschaften von integrierten Zuleitungen gegenüber den kapazitiven Eigenschaften in der Regel zu vernachlässigen  
15 sind, resultiert daraus eine erheblich verringerte Zeitkonstante. In der Praxis führt ein unvermeidlicher Innenwiderstand der Messschaltung zu einem geringen Spannungsabfall. Da sich jedoch die Messschaltung außerhalb der Sensor-Einrichtungen befindet, kann ihr Innenwiderstand  
20 gering gehalten werden. Dadurch ist die Zeitkonstante  $\tau=RC$  um Größenordnungen kleiner als gemäß dem Stand der Technik. Dadurch sind schneller auslesbare Sensor-Anordnungen bzw. eine erhöhte Anzahl von Sensor-Einrichtungen ermöglicht.

25 Anschaulich wird eine Ausgangstreiber-Schaltung einer Sensor-Einrichtung in einer "Current-Mode-Technik" ausgeführt.

Ein weiterer wichtiger Aspekt der Erfindung ist darin zu sehen, dass eine Mehrzahl von Sensor-Einrichtungen auf  
30 und/oder in dem Substrat ausgebildet sind. Mit anderen Worten ist die erfindungsgemäße Sensor-Anordnung als integrierter Schaltkreis, beispielsweise in und/oder auf einem Silizium-Substrat (z.B. Wafer, Chip, etc.) realisiert. Dadurch ist eine Miniaturisierung erreicht und somit ein Array mit einer  
35 hohen Anzahl von Sensor-Einrichtungen geschaffen. Ferner kann die Sensor-Anordnung mit vertretbarem Aufwand unter Verwendung der modernen und ausgereiften Silizium-

Mikrotechnologie hergestellt werden.

Bevorzugte Weiterbildungen der Erfindung ergeben sich aus den abhängigen Ansprüchen.

5

Bei der Sensor-Anordnung ist der elektronische Signal-Umsetzer vorzugsweise ein Transistor (z.B. ein Bipolartransistor).

10

Bei zumindest einem Teil der erfindungsgemäßen Sensor-Einrichtungen kann der elektronische Signal-Umsetzer ein Feldeffekttransistor sein, dessen Gate-Anschluss mit dem Sensor-Element gekoppelt ist, wobei die Einrichtung zum Konstanthalten einer elektrischen Spannung derart

15

eingerrichtet ist, dass sie die elektrische Spannung zwischen den Source-/Drain-Anschlüssen des Feldeffekttransistors konstant hält. Ein Feldeffekttransistor als Signal-Umsetzer weist die Funktionalität auf, dass eine Modulation der Gate-Spannung in eine veränderte elektrische Leitfähigkeit des

20

Kanal-Bereichs des Feldeffekttransistors umgesetzt wird, so dass der Wert des durch einen Source-/Drain-Anschluss fließenden elektrischen Stroms aufgrund des veränderten ohmschen Widerstands des Kanal-Bereichs des Feldeffekttransistors charakteristisch beeinflusst ist.

25

Alternativ zu einem Feldeffekttransistor kann der elektronische Signal-Umsetzer als beliebig gestalteter steuerbarer ohmscher Widerstand ausgeführt sein, beispielsweise als Potentiometer, dessen Widerstandswert zum Beispiel mittels eines elektrischen Signals infolge eines Sensor-Ereignisses gesteuert wird.

30

Ferner kann die erfindungsgemäße Sensor-Einrichtung eine Auswerte-Einheit aufweisen, wobei der Auswerte-Einheit der Wert des elektrischen Stroms als Sensor-Signal bereitgestellt ist.

35

Die Auswerte-Einheit ist vorzugsweise derart eingerichtet, dass sie aus dem Wert des elektrischen Stroms eine für diesen Wert charakteristische elektrische Spannung bildet oder den Wert des elektrischen Stroms auf einen diesen charakterisierenden digital kodierten Wert abbildet.

Mit anderen Worten kann der erfasste elektrische Strom in eine elektrische Spannung umgewandelt werden, was für die Weiterverarbeitung des Signals vorteilhaft sein kann. Ferner kann ein analoges Stromsignal in ein digitales und somit fehlerrobusteres Signal umgewandelt werden..

Insbesondere kann die Auswerte-Einheit einen Operationsverstärker, insbesondere in einer Verschaltung als Spannungsfolger, aufweisen, der einen ersten Eingang aufweist, an den das Sensor-Signal anlegbar ist. Ferner weist der Operationsverstärker einen zweiten Eingang auf, an den ein elektrisches Referenz-Potential anlegbar ist. An einem Ausgang des Operationsverstärkers ist die charakteristische elektrische Spannung bereitgestellt, wobei der erste Eingang und der Ausgang mittels eines ohmschen Widerstands miteinander gekoppelt sind.

Die Sensor-Anordnung kann als Biosensor-Anordnung ausgestaltet sein. Das Sensor-Element einer jeden Sensor-Einrichtung kann beispielsweise ein elektrisches Signal einer auf dem Sensor-Element aufgewachsenen Nervenzelle erfassen. Alternativ kann das Sensor-Element unter Verwendung eines ISFETs elektrisch geladene Partikel auf dem Sensor-Element detektieren.

Die Sensor-Anordnung kann eine Kalibrier-Einrichtung zum Kalibrieren einer jeweiligen Sensor-Einrichtung aufweisen, die derart eingerichtet ist, dass mit ihr der Gate-Bereich des Feldeffekttransistors auf ein derartiges elektrisches Kalibrier-Potential bringbar ist, dass der elektrische Strom von Parameterschwankungen des Feldeffekttransistors

unabhängig ist. Beispielsweise können bedingt durch ein Herstellungsverfahren Feldeffekttransistoren unterschiedlicher Sensor-Einrichtungen unterschiedliche Parameter (z.B. Schwellenspannung) aufweisen. Mittels der  
5 Kalibrierung kann sichergestellt werden, dass Parameterschwankungen nicht zu einer Verfälschung beim Erfassen eines Sensor-Ereignisses führen.

Insbesondere kann mittels Implementierens einer Kalibrier-  
10 Einrichtung basierend auf der Auto-Zeroing-Technik die Sensor-Einrichtung kalibriert werden, so dass eine robuste Sensor-Anordnung geschaffen ist. Eine Signal-Beeinflussung aufgrund von Parameter-Schwankungen der Komponenten einer jeweiligen Sensor-Einrichtung, beispielsweise der als  
15 Feldeffekttransistoren realisierten Signal-Umsetzer, ist dadurch vermieden.

Die Kalibrier-Einrichtung kann derart eingerichtet sein, dass zum Kalibrieren an den Gate-Anschluss und an einen Source-/  
20 Drain-Anschluss des Feldeffekttransistors ein elektrischer Kalibrierstrom anlegbar ist.

Alternativ kann die Auswerte-Einheit eine Correlated-Double-Sampling-Einrichtung aufweisen, die derart eingerichtet ist,  
25 dass sie bei einem Sensor-Ereignis einen von Parameterschwankungen eines jeweiligen Feldeffekttransistors unabhängigen Wert des elektrischen Stroms bildet.

Gemäß dem Correlated-Double-Sampling-Prinzip wird anschaulich  
30 in einem ersten Schritt ein Sensor-Ereignis in einer Sensor-Einrichtung detektiert und das Sensor-Signal abgespeichert. Dieses Sensor-Signal ist von der Veränderung des Werts der physikalischen Parameter der Sensor-Einrichtung (beispielsweise geometrischer Parameter eines  
35 Feldeffekttransistors) abhängig und kann ferner von physikalischen Parametern weiterer Komponenten, beispielsweise eines Verstärkers zum Verstärken des Sensor-

Signals, abhängig sein. In einem zweiten Schritt wird in Abwesenheit eines Sensor-Ereignisses ein Hilfssignal erfasst, das nur von dem Wert des physikalischen Parameters der Sensor-Einrichtung abhängt. Subtrahiert man das Hilfssignal  
5 von dem Sensor-Signal, so erhält man ein von dem Wert des physikalischen Parameters im Wesentlichen unabhängiges Sensor-Signal.

Insbesondere kann die Correlated-Double-Sampling-Einrichtung  
10 der Erfindung derart eingerichtet sein, dass mit ihr in einer Kalibrierphase der Gate-Bereich des Feldeffekttransistors auf ein elektrisches Kalibrier-Potential gebracht wird, und der zugehörige Wert des elektrischen Stroms als Kalibrier-Signal erfasst und gespeichert wird. In einer Erfassungsphase kann  
15 der Wert der elektrischen Stroms infolge eines Sensor-Ereignisses als Sensor-Signal erfasst werden. In einer Auswertephase können Sensor-Signal und Kalibrier-Signal gemeinsam ausgewertet werden.

20 Vorzugsweise sind die Sensor-Einrichtungen der Sensor-Anordnung im Wesentlichen matrixförmig in und/oder auf dem Substrat angeordnet, und sind mittels Zeilen- und Spaltenleitungen derart miteinander verschaltet, dass die Sensor-Einrichtungen einzeln, zeilenweise bzw. spaltenweise  
25 ansteuerbar sind.

Bei der erfindungsgemäßen Sensor-Anordnung kann mindestens eine Auswerte-Einheit, mindestens eine Kalibrier-Einrichtung und/oder mindestens eine Correlated-Double-Sampling-  
30 Einrichtung für zumindest einen Teil der Sensor-Einrichtungen einer Zeilenleitung bzw. einer Spaltenleitung gemeinsam vorgesehen sein.

Im Weiteren wird das erfindungsgemäße Verfahren zum Betreiben  
35 der erfindungsgemäßen Sensor-Anordnung näher beschrieben. Ausgestaltungen der Sensor-Anordnung gelten auch für das Verfahren zum Betreiben der Sensor-Anordnung und umgekehrt.

Gemäß dem erfindungsgemäßen Verfahren kann als elektronischer Signal-Umsetzer einer jeweiligen Sensor-Anordnung ein Feldeffekttransistor verwendet werden, dessen Gate-Anschluss mit dem Sensor-Element gekoppelt wird, wobei mittels der Einrichtung zum Konstanthalten einer elektrischen Spannung die elektrische Spannung zwischen den Source-/Drain-Anschlüssen des Feldeffekttransistors konstant gehalten wird.

10 Ferner kann eine jeweilige Sensor-Einrichtung kalibriert werden, indem der Gate-Bereich des Feldeffekttransistors auf ein derartiges elektrisches Kalibrier-Potential gebracht wird, dass der Wert des elektrischen Stroms bei einem Sensor-Ereignis von den Eigenschaften des Feldeffekttransistors  
15 (z.B. einer fertigungsbedingte Abweichung der Dicke der Gate-isolierenden Schicht von einem Soll- oder Mittel-Wert) unabhängig wird.

Unter Verwendung des Correlated-Double-Sampling-Verfahrens  
20 kann bei einem Sensor-Ereignis ein von den Eigenschaften des Feldeffekttransistors unabhängiger Wert des elektrischen Stroms gebildet werden.

Ausführungsbeispiele der Erfindung sind in den Figuren  
25 dargestellt und werden im Weiteren näher erläutert.

Es zeigen:

Figur 1 eine Darstellung einer Sensor-Anordnung gemäß dem  
30 Stand der Technik,

Figur 2 eine Darstellung einer anderen Sensor-Anordnung gemäß dem Stand der Technik,

35 Figur 3 ein Diagramm, in dem ein Signalverlauf in Abhängigkeit von einer Auslesezeit dargestellt ist,

Figur 4A, Figur 4B eine Ausgangstreiber-Schaltung und ein zugehöriges Kleinsignalersatzschaltbild gemäß dem Stand der Technik,

- 5    Figur 5A, Figur 5B eine andere Ausgangstreiber-Schaltung und ein zugehöriges Kleinsignalersatzschaltbild gemäß dem Stand der Technik,

- 10    Figur 6 eine Sensor-Einrichtung gemäß einem bevorzugten Ausführungsbeispiel der Erfindung,

Figur 7 eine Auswerte-Einheit gemäß der Erfindung,

- 15    Figur 8 eine Sensor-Anordnung gemäß ersten Ausführungsbeispiel der Erfindung,

Figur 9 eine Sensor-Anordnung gemäß einem zweiten Ausführungsbeispiel der Erfindung,

- 20    Figur 10 eine Sensor-Anordnung gemäß einem dritten Ausführungsbeispiel der Erfindung.

- 25    Im Weiteren wird bezugnehmend auf **Fig.6** eine Sensor-Einrichtung 600 gemäß einem bevorzugten Ausführungsbeispiel der Erfindung beschrieben.

- 30    Die in Fig.6 gezeigte Sensor-Einrichtung 600 weist einen Feldeffekttransistor 601 als elektrischen Signal-Umsetzer auf. Ferner weist die Sensor-Einrichtung 600 ein mit dem Feldeffekttransistor 601 gekoppeltes Biosensor-Element auf, das in Fig.6 schematisch als Spannungsquelle 602 dargestellt ist. Erfolgt an dem Biosensor-Element ein Sensor-Ereignis, so wird infolge dieses Sensor-Ereignisses die elektrische Leitfähigkeit des Kanal-Bereichs des Feldeffekttransistors  
35    601 charakteristisch beeinflusst.

Ein erster Source-/Drain-Anschluss 601a des Feldeffekttransistors 601 ist mit einem Anschluss eines Amperemeters 603 zum Erfassen eines Sensorstroms  $I_{out}$  gekoppelt, an dessen anderen Anschluss eine

5 Versorgungsspannung 604 angelegt ist. Ein zweiter Source-/Drain-Anschluss 601b des Feldeffekttransistors 601 ist auf dem Massepotential 605. Aufgrund dieser Verschaltung ist zwischen den Source-/Drain-Anschlüssen 601a, 601b eine konstante elektrische Potentialdifferenz angelegt. Ferner

10 liegt auch an einem Kondensator 606, der die effektive Kapazität der Sensor-Einrichtung 600 repräsentiert, die konstante Spannung  $V_{out}$  an, die sich aus dem Differenz zwischen der Versorgungsspannung 604 und dem Massepotential 605 ergibt. Das Amperemeter 603 ist eine Einrichtung zum

15 Erfassen des Werts des durch den ersten Source-/Drain-Anschluss 601a des Feldeffekttransistors 601 fließenden elektrischen Stroms als Sensor-Signal.

Der Gate-Anschluss 601c des Feldeffekttransistors 601 ist mit

20 der Spannungsquelle 602 gekoppelt. Die elektrische Spannung zwischen den Source-/Drain-Anschlüssen 601a, 601b des Feldeffekttransistors 601 ist konstant. Der erste Source-/Drain-Anschluss 601a des Feldeffekttransistors 601 ist mit einem Anschluss des Kondensators 606 gekoppelt und ist ferner

25 mit dem Amperemeter 603 gekoppelt.

Erfolgt auf dem Biosensor-Element ein Sensor-Ereignis, so wird dadurch die elektrische Spannung  $V_g$  der Spannungsquelle 602 moduliert. Diese ist an dem Gate-Anschluss 601c des

30 Feldeffekttransistors 601 bereitgestellt, so dass die elektrische Leitfähigkeit des Kanal-Bereichs des Feldeffekttransistors 601 dadurch charakteristisch beeinflusst wird. Dadurch ist der Wert des elektrischen Stromflusses durch den Source-/Drain-Anschluss 601a des

35 Feldeffekttransistors 601, welcher Stromfluss von dem Amperemeter 603 erfasst wird, ein charakteristisches Maß für das Sensor-Ereignis.

Der Feldeffekttransistor 601 wird im "Current-Mode" betrieben. Die Spannungsquelle 602  $V_G$  bestimmt das an dem Gate-Bereich 601c anliegende Potential, wohingegen die Spannung an dem ersten Source-/Drain-Anschluss 601a fest auf der Versorgungsspannung 604 ist. Mittels des Amperemeters 603 wird der Ausgangsstrom  $I_{out}$  erfasst. Es ist anzumerken, dass die Kapazität C 606 nicht umgeladen werden muss, da die Spannung konstant gehalten wird.

Im Weiteren wird bezugnehmend auf **Fig.7** eine Auswerte-Einheit 700 gemäß einem bevorzugten Ausführungsbeispiel der Erfindung beschrieben.

Die Auswerte-Einheit hat die Funktionalität, die elektrische Spannung auf einer Sensor-Leitung konstant zu halten und simultan den erfassten Sensor-Strom (vorzugsweise linear) in eine Sensor-Spannung umzusetzen. Dies ermöglicht eine Weiterverarbeitung im Spannungsbereich.

Für manche Anwendungen kann es vorteilhaft sein, dass ein erfasster elektrischer Sensor-Strom in ein Spannungssignal umgewandelt wird. Die in Fig.7 gezeigte Auswerte-Einheit 700 zeigt ein Ausführungsbeispiel, mit dem es ermöglicht ist, ein Strom-Signal  $\Delta I_{meas}$  in ein Spannungs-Signal  $\Delta V_{out}$  umzuwandeln. Mittels der in Fig.7 gezeigten Schaltung wird sowohl die elektrische Spannung auf der Leitung konstant gehalten, als auch der modulierte Strom  $I_{meas}$  in eine modulierte Ausgangsspannung  $V_{out} = I_{meas}Z$  umgewandelt. Dabei steht Z für den Wert eines Widerstands 701.

Wie in Fig.7 gezeigt, wird an einem Eingang 702 der Auswerte-Einheit 700 der modulierte Wert des elektrischen Stroms  $\Delta I_{meas}$  als Sensor-Signal bereitgestellt. Die Auswerte-Einheit 700 weist einen Operationsverstärker 703 auf. Der Operationsverstärker 703 hat einen nicht-invertierenden Eingang 703a, an dem das Sensor-Signal  $\Delta I_{meas}$  bereitgestellt

ist. Ferner weist der Operationsverstärker 703 einen nicht-invertierenden Eingang 703b auf, an den ein konstantes elektrisches Referenz-Potential  $V_{kal}$  angelegt ist. An einem Ausgang 703c des Operationsverstärkers 703 ist die

5 charakteristische elektrische Spannung  $\Delta V_{out}$  bereitgestellt. Der Ausgang 703c des Operationsverstärkers 703 ist mit dem invertierenden Eingang 703a des Operationsverstärkers 703 über den Widerstand Z 701 rückgekoppelt. Wie ferner in Fig.7 gezeigt, ist das elektrische Potential  $V_{kal}$  an dem nicht-

10 invertierenden Eingang 703b des Operationsverstärkers 703 mittels der Konstantspannungsquelle 704 bereitgestellt. Die Konstantspannungsquelle 704 ist zwischen dem elektrischen Massepotential 605 und dem nicht-invertierenden Eingang 703b des Operationsverstärkers 703 geschaltet.

15 Im Weiteren wird bezugnehmend auf Fig.8 eine Sensor-Anordnung 800 gemäß einem ersten bevorzugten Ausführungsbeispiel der Erfindung beschrieben.

20 Die Sensor-Anordnung 800 weist eine Vielzahl von matrixförmig angeordneten Sensor-Einrichtungen 801 auf, die mittels Zeilen- und Spaltenleitungen derart verschaltet sind, dass die Sensor-Einrichtungen 801 einzeln bzw. spaltenweise ansteuerbar sind.

25 Die Sensor-Einrichtungen 801 der Sensor-Anordnung 800 sind auf und in einem Silizium-Substrat (nicht gezeigt) ausgebildet. Mit anderen Worten ist die Sensor-Anordnung 800 als integrierter Schaltkreis realisiert.

30 Obwohl die Sensor-Anordnung 800 eine Vielzahl von Sensor-Einrichtungen 801 aufweist, sind in Fig.8 zum Zwecke einer vereinfachten Darstellung nur die n-te und (n+1)-te Spalte von Sensor-Einrichtungen 801 sowie die m-te und (m+1)-te

35 Zeile der Sensor-Einrichtungen 801 gezeigt.

Im Weiteren wird exemplarisch der Aufbau der in der n-ten Spalte und der m-ten Zeile angeordneten Sensor-Einrichtung 801 aus Fig.8 näher beschrieben.

5 Ein Sensor-Element 801 der Sensor-Anordnung 800 ist in Fig.8 schematisch als Spannungsquelle 802 gezeigt, das zwischen dem Massepotential 605 und einem Anschluss eines Kondensators 803 angeordnet ist. Der Kondensator 803 symbolisiert ein auf dem Sensor-Element aufgebracht

10 befindliche, zu detektierende elektrisch geladene Partikel von dem Gate-Bereich 804c eines Erfass-Transistors 804 räumlich entkoppelt. Der andere Anschluss des Kondensators 803 ist ferner mit dem ersten Source-/Drain-Anschluss 805a eines Kalibrier-Transistors 805 gekoppelt. Der zweite

15 Source-/Drain-Anschluss 805b des Kalibrier-Transistors 805 ist mit dem ersten Source-/Drain-Anschluss 804a des Erfass-Transistors 804 gekoppelt. Ferner ist der erste Source-/Drain-Anschluss 804a des Erfass-Transistors 804 mit dem ersten Source-/Drain-Anschluss 806a eines Auswahl-Transistors

20 806 gekoppelt. Der zweite Source-/Drain-Anschluss 806b des Auswahl-Transistors 806 ist mit einem Umschalt-Element 807 gekoppelt, das für jede Zeile von Sensor-Einrichtungen 801 gemeinsam vorgesehen ist. Der Gate-Anschluss 806c des Auswahl-Transistors 806 ist mit einer ersten Spaltenleitung

25 808 gekoppelt, die für jede Spalte von Sensor-Einrichtungen 801 gemeinsam vorgesehen ist. Der zweite Source-/Drain-Anschluss 804b des Erfass-Transistors 804 ist mit einer Zeilenleitung 809 gekoppelt, die für jede Zeile von Sensor-Einrichtungen 801 gemeinsam vorgesehen ist. Das Umschalt-

30 Element 807 kann in einer von zwei Schalterstellungen "a" bzw. "b" geschaltet sein, je nachdem, ob ein Kalibrier-Modus oder ein Mess-Modus eingestellt werden soll. Gemäß dem in Fig.8 gezeigten Szenario ist das Schalterelement 807 in der Stellung "b", so dass der zweite Source-/Drain-Anschluss 806b

35 des Auswahl-Transistors 806 mit einer Kalibrier-Konstantstromquelle 810 gekoppelt ist. Ist das Umschalt-Element 807 dagegen in der Schalterstellung "a" (nicht

gezeigt in der Figur), so ist der zweite Source-/Drain-Anschluss 806b des Auswahl-Transistors 806 mit einer Erfass-Konstantspannungsquelle 811 gekoppelt. Mittels einer Strom-Erfass-Einheit 812, d.h. beispielsweise einem Amperemeter, 5 kann der Wert des auf der Zeilenleitung 809 fließenden elektrischen Stroms erfasst werden.

Ferner ist ein Auswahl-Anschluss 813 mit der ersten Spaltenleitung 808 gekoppelt. Ist an den Auswahl-Anschluss 10 813 ein elektrisches Signal mit einem logischen Wert "1" angelegt, so sind alle Auswahl-Transistoren 806 der zugehörigen Spalte von Sensor-Einrichtungen 801 elektrisch leitfähig, so dass die zugehörige Spalte von Sensor-Einrichtungen 801c ausgewählt ist. Ferner ist jeweils ein 15 Kalibrier-Anschluss 814 mit einer jeweiligen zweiten Spaltenleitung 815 gekoppelt, wobei für jede Spalte von Sensor-Einrichtungen 801 eine gemeinsame zweite Spaltenleitung 815 und ein gemeinsamer Kalibrier-Anschluss 814 vorgesehen ist. Liegt an dem Kalibrier-Anschluss 814 ein 20 Signal mit einem logischen Wert "1", so sind alle Kalibrier-Transistoren 805 der zugehörigen Spalte von Sensor-Einrichtungen 801 elektrisch leitfähig, so dass ein Kalibrieren ermöglicht ist.

25 Im Weiteren wird die Funktionalität der Sensor-Anordnung 800 näher beschrieben.

Zunächst wird beschrieben, wie die Sensor-Einrichtungen 801 spaltenweise kalibriert werden, um zwischen unterschiedlichen 30 Sensor-Einrichtungen schwankende Eigenschaften (beispielsweise Schwankungen im Wert der Schwellenspannung der Erfass-Transistoren 804) zu kompensieren. Zum Kalibrieren der n-ten Spalte wird diese als einzige Spalte aktiviert, indem ein Steuersignal mit einem logischen Wert "1" an den 35 Auswahl-Anschluss 813 der n-ten Spalte von Sensor-Einrichtungen 801 angelegt wird. An den Auswahl-Anschlüssen 813 aller anderen Spalten von Sensor-Einrichtungen 801 liegt

ein Signal mit einem logischen Wert "0" an. Dadurch sind die Kanal-Bereiche aller Auswahl-Transistoren 806 der n-ten Spalte von Sensor-Einrichtungen 801 elektrisch leitfähig, wohingegen die Auswahl-Transistoren 806 aller anderen Spalten von Sensor-Einrichtungen 801 nicht-leitend sind. Außerhalb einer jeden Zeile von Sensor-Einrichtung 801 befindet sich jeweils eine Auslese- bzw. Kalibrier-Schaltung mit dem Umschalt-Element 807. Zum Durchführen der Kalibrierung wird der Schalter in die Stellung "b" gebracht. Dieses Szenario ist in Fig.8 gezeigt. An den Kalibrier-Anschluss 814 der n-ten Spalte von Sensor-Einrichtungen 801 wird zum Kalibrieren kurzzeitig ein Signal mit einem logischen Wert "1" angelegt, so dass die Kalibrier-Konstantstromquelle 810 über den leitenden Auswahl-Transistor 806 und den leitenden Kalibrier-Transistor 805 mit dem Gate-Anschluss 804c des Erfass-Transistors 804 gekoppelt ist. Dadurch wird ein konstanter Strom  $I_{kal}$  in die Sensor-Einrichtung 801 eingeprägt. Ist der Kalibrier-Transistor 805 leitend, so stellt sich am Gate-Anschluss 804c des Erfass-Transistors 804 exakt die elektrische Spannung ein, die erforderlich ist, um den elektrischen Strom  $I_{kal}$  durch den Erfass-Transistor 804 abzuleiten. Diese Spannung ist für jede Sensor-Einrichtung 801 der n-ten Spalte von Sensor-Einrichtungen 801 unterschiedlich, da aufgrund statistischer Effekte die elektrischen Parameter des Erfass-Transistors 804 variieren können. Wird die Kopplung des Gate-Anschlusses 804c und des ersten Source-/Drain-Anschlusses 804a des Erfass-Transistors 804 über den Kalibrier-Transistor 805 wieder unterbrochen, indem das Signal an dem Kalibrier-Anschluss 814 auf einen logischen Wert "0" gebracht wird, wird anschaulich die zum elektrischen Stromwert  $I_{kal}$  zugehörige elektrische Gate-Spannung an dem Gate-Anschluss 804c des Erfass-Transistors 804 abgespeichert. Dieses Kalibrier-Verfahren wird nach und nach für alle Spalten wiederholt.

Im Weiteren wird eine Messphase der Sensor-Anordnung 800 beschrieben.

Hierzu wird das Umschalt-Element 807 in die Schalterstellung "a" umgelegt (nicht gezeigt in Fig.8). Dadurch wird in alle Schaltkreis-Einrichtungen 801 einer zugehörigen Zeile von Schaltkreis-Einrichtungen 801 die konstante Spannung  $V_{\text{drain}}$  unter Verwendung der Erfass-Konstantspannungsquelle 811 eingeprägt. Die Sensor-Anordnung 800 wird spaltenweise sequentiell ausgelesen. Eine auszulesende Spalte wird ausgewählt, indem der zugehörige Auswahl-Anschluss 813 auf ein elektrisches Potential mit einem logischen Wert "1" gebracht wird, so dass alle Auswahl-Transistoren 806 der zugehörigen Spalte von Sensor-Anordnungen 801 in einen elektrisch leitfähigen Zustand gebracht werden. Erfolgt an einem Sensor-Element einer Sensor-Einrichtung 801 einer ausgewählten Spalte von Sensor-Einrichtungen 801 kein Sensor-Ereignis, so fließt durch die aktivierte Sensor-Einrichtung 801 derjenige Gleichstrom-Anteil, der auf dem Gate-Anschluss 804c des Erfass-Transistors 804 in der Kalibrierungsphase abgespeichert wurde. Daher sind Parameter-Schwankungen, insbesondere der Erfass-Transistoren 804, kompensiert. Mit anderen Worten ist das Ausgangssignal für ein identisches Sensor-Ereignis gleich und hängt nicht von den schwankenden Parametern der Transistoren ab. Erfolgt infolge eines Sensor-Ereignisses eine Modulation des elektrischen Potentials auf einem Sensor-Element, so resultiert daraus eine Modulation der elektrischen Spannung an dem Gate-Anschluss 804c des zugehörigen Erfass-Transistors 804 und folglich des elektrischen Stroms an dem ersten Source-/Drain-Anschluss 804a des Erfass-Transistors 804. Diese Modulation wird mittels der Strom-Erfass-Einheit 812 erfasst und kann von externen Verstärker-Elementen verstärkt werden. Optional kann das elektrische Sensor-Stromsignal in eine elektrische Spannung umgewandelt werden (vgl. Auswerte-Einheit 700 aus Fig.7).

Zusammenfassend ist festzuhalten, dass mittels der Sensor-Anordnung 800 die Sensor-Einrichtungen 801 spaltenweise.

aktiviert bzw. deaktiviert werden können. Ein Sensor-Signal wird verstärkt bzw. in einen elektrischen Strom umgesetzt. Mittels Kalibrierens der Sensor-Einrichtungen 801 werden statistische Schwankungen von Parametern der Sensor-

5 Einrichtungen 801 kompensiert.

Im Weiteren wird bezugnehmend auf **Fig.9** eine Sensor-Anordnung 900 gemäß einem zweiten bevorzugten Ausführungsbeispiel der Erfindung beschrieben. Die in Fig.9 gezeigte Sensor-Anordnung

10 900 ist eine Modifikation der in Fig.8 gezeigten Sensor-Anordnung 800. Gleiche bzw. ähnliche Komponenten sind daher mit gleichen Bezugsziffern versehen.

Der wesentliche Unterschied zwischen der Sensor-Anordnung 900 und der Sensor-Anordnung 800 ist, dass bei den Sensor-

15 Einrichtungen 901 der Sensor-Anordnung 900 der Kalibrier-Transistor 805 in modifizierter Weise verschaltet ist.

Bei der Sensor-Anordnung 900 ist der zweite Source-/Drain-Anschluss 805b des Kalibrier-Transistors 805 mit dem zweiten Source-/Drain-Anschluss 806b des Auswahl-Transistors 806 und direkt mit der Zeilenleitung 809 gekoppelt. Indem der Kalibrier-Transistor 805 der Sensor-Anordnung 900 direkt mit der Zeilenleitung 809 (anschaulich Ausleseleitung) gekoppelt

20 ist, können geringfügige Schwankungen, welche über den Auswahl-Transistor 806 zustande kommen können, kompensiert werden. Allerdings kann die parasitäre Kapazität am Ausgangsknoten einer Sensor-Anordnung 901 gemäß der Sensor-Anordnung 900 etwas höher sein, da in diesem Fall zwei

25 Transistoren mit ihren Source-/Drain-Anschlüssen permanent am gemeinsamen Ausgangsknoten einer Sensor-Anordnung 901 einer Zeile angeschlossen sind.

Im Weiteren wird bezugnehmend auf **Fig.10** eine Sensor-

35 Anordnung 1000 gemäß einem dritten bevorzugten Ausführungsbeispiel der Erfindung beschrieben. Diejenigen Komponenten der Sensor-Anordnung 1000, die auch in der

Sensor-Anordnung 800 bzw. 900 vorkommen, sind mit gleichen Bezugsziffern versehen.

Die Sensor-Anordnung 1000 ist eine matrixförmige Anordnung  
5 einer Vielzahl von Sensor-Einrichtungen 1005.

Wiederum ist ein Sensor-Element einer Sensor-Einrichtung 1005 als Spannungsquelle 802 symbolisiert, die gemäß Fig.10 zwischen einem Anschluss auf elektrischem Massepotential und  
10 dem Kondensator 803 geschaltet sind. Der Kondensator 803 stellt eine dielektrische Schicht auf dem Erfass-Transistor 804 dar, mittels dem das Sensor-Element 802 von dem Erfass-Transistor 804 entkoppelt ist. Der Kondensator 803 ist mit dem ersten Source-/Drain-Anschluss 1001a eines Schalt-  
15 Transistors 1001 gekoppelt. Der zweite Source-/Drain-Anschluss 1001b des Schalt-Transistors 1001 ist mit dem ersten Source-/Drain-Anschluss 805a des Kalibrier-Transistors 805 und mit dem Gate-Anschluss 804c des Erfass-Transistors 804 gekoppelt. Ferner ist der Gate-Anschluss 1001c des  
20 Schalt-Transistors 1001 über eine dritte Spaltenleitung 1003 mit einem Schalt-Anschluss 1002 gekoppelt. Für jede Spalte von Sensor-Einrichtungen 1005 ist eine separate dritte Spaltenleitung 1003 vorgesehen. Der erste Source-/Drain-Anschluss 804a des Erfass-Transistors 804 ist mit dem ersten  
25 Source-/Drain-Anschluss 806a des Auswahl-Transistors 806 gekoppelt, dessen Gate-Anschluss 806b über die erste Spaltenleitung 808 mit dem Auswahl-Anschluss 813 gekoppelt ist. Der Gate-Anschluss 805c des Kalibrier-Transistors 805 ist über die zweite Spaltenleitung 815 mit dem Kalibrier-Anschluss 814 gekoppelt. Der zweite Source-/Drain-Anschluss  
30 805b des Kalibrier-Transistors 805 ist mit einer ersten Zeilenleitung 1006 gekoppelt, die für jede Zeile von Sensor-Einrichtungen 1005 gemeinsam vorgesehen ist. Die erste Zeilenleitung 1006 ist mit einer Kalibrier-Konstantspannungsquelle 1004 gekoppelt. Der zweite Source-/  
35 Drain-Anschluss 806b des Auswahl-Transistors 806 ist über eine zweite Zeilenleitung 1007 mit der Erfass-

Konstantspannungsquelle 811 gekoppelt, welche wiederum mit der Strom-Erfass-Einheit 812 gekoppelt ist. Die Strom-Erfass-Einheit 812 ist mit der Kalibrier-Konstantspannungsquelle 1004 gekoppelt.

5

Im Weiteren wird die Funktionalität der Sensor-Anordnung 1000 näher beschrieben.

Bei der Sensor-Anordnung 1000 können die Sensor-Einrichtungen 1005 spaltenweise aktiviert bzw. deaktiviert werden. Das Sensor-Signal oder ein Referenz-Signal können verstärkt bzw. in einen elektrischen Strom umgesetzt werden. Ferner eignet sich die Sensor-Einrichtung 1000 für ein Correlated-Double-Sampling zum Eliminieren von Parameterschwankungen.

15

Es ist anzumerken, dass die n-MOS-Transistoren 1001, 805, 806, die mit einer der Spaltenleitungen 1003, 815 bzw. 808 gekoppelt sind, mittels Anlegens eines elektrischen Signals mit einem logischen Wert "1" an den zugehörigen Anschluss 20 1002, 814 bzw. 813 in einen elektrisch leitfähigen Zustand gebracht werden können und damit einen vernachlässigbar kleinen ohmschen Widerstand darstellen. Ist hingegen das elektrische Signal an einen zugehörigen Anschluss 1002, 814 bzw. 813 auf einem logischen Wert "0", so ist der 25 angesteuerte Transistor nicht-leitend, wobei die Leckströme der Feldeffekttransistoren vernachlässigt werden können.

Die Sensor-Anordnung 1000 basiert auf dem Correlated-Double-Sampling-Prinzip (CDS-Verfahren), wodurch Parameter- 30 Schwankungen und niederfrequentes Rauschen unterdrückt werden. Gemäß dem CDS-Verfahren wird üblicherweise an einen Eingang eines Verstärkers zunächst ein Referenz-Signal angelegt. Am Ausgang des Verstärkers wird dann das verstärkte Referenz-Signal plus einem Offset-Signal des Verstärkers 35 abgespeichert. In einer nächsten Phase wird das Sensor-Signal an den Verstärker angelegt. Am Ausgang des Verstärkers liegt dann das verstärkte Mess-Signal inklusive dem Offset-Signal

an. Mittels einer Differenzbildung der beiden Werte ist es ermöglicht, das Offset-Signal des Verstärkers zu eliminieren.

Die Sensor-Einrichtungen 1005 der Sensor-Anordnung 1000  
5 werden spaltenweise sequentiell ausgelesen. Es wird jeweils eine Spalte (z.B. die n-te Spalte) von Sensor-Einrichtungen 1005 aktiviert, indem der Auswahl-Anschluss 813, die erste Spaltenleitung 808 und folglich die Gate-Anschlüsse 806c der Auswahl-Transistoren 806 der zugehörigen Spalte auf einen  
10 logischen Wert "1" gebracht werden. Die Pixel einer Spalte werden gemäß dem Ausführungsbeispiel in zwei Phasen ausgelesen.

In einer ersten Phase wird die Referenz-Spannung  $V_{kal}$  der  
15 Kalibrier-Konstantspannungsquelle 1004 in einer zugehörigen Sensor-Anordnung 1005 in einen elektrischen Strom umgesetzt und dessen Wert erfasst. Dazu wird an den Kalibrier-Anschluss 814 ein elektrisches Signal mit einem logischen Wert "1" angelegt, so dass die damit über die zweite Spaltenleitung  
20 815 gekoppelten Kalibrier-Transistoren 805 in einen elektrisch-leitfähigen Zustand gebracht werden. Dagegen ist der Schalt-Anschluss 1002 in dieser Phase auf einem logischen Wert "0", so dass der Schalt-Transistor 1001 elektrisch nicht-leitend ist. An dem Gate-Anschluss 804c des Erfass-  
25 Transistors 804 liegt die Referenz-Spannung  $V_{kal}$  an, was einen zugehörigen elektrischen Strom durch den ersten Source-/ Drain-Anschluss 804a des Erfass-Transistors 804 zur Folge hat. Der Wert dieses elektrischen Strom kann aufgrund statistischer Schwankungen von Transistor-Parametern für  
30 unterschiedliche Sensor-Einrichtungen 1005 der Sensor-Anordnung 1000 unterschiedlich sein. Der Wert dieses elektrischen Stroms wird in der Auslese-Schaltung der jeweiligen Zeile als elektrischer Referenzstrom  $I_{meas}(m)$  erfasst und abgespeichert.

35 In einer zweiten Phase wird das eigentliche Sensor-Signal erfasst. In einem möglichst kurzen zeitlichen Abstand zu der

ersten Phase wird das elektrische Signal an dem Kalibrier-Anschluss 814 auf einen logischen Wert "0" gebracht, wodurch die Kalibrier-Transistoren 805 sperren. Dagegen wird ein elektrisches Signal mit einem logischen Wert "1" an den

5 Schalt-Anschluss 1002 angelegt, so dass die Schalt-Transistoren 1001 in einen elektrisch leitfähigen Zustand gebracht werden. Dadurch wird eine Änderung des elektrischen Potentials am Sensor-Element 802 auf dem Gate-Anschluss 804c des Erfass-Transistors 804 abgebildet, was zu einer

10 Modulation des elektrischen Stroms durch den ersten Source-/Drain-Anschluss 804a des Erfass-Transistors 804 führt. Der Wert dieses elektrischen Stroms wird erfasst, anschließend wird die Differenz zwischen den erfassten Strom-Werten aus der ersten bzw. der zweiten Phase gebildet. Dadurch sind

15 Parameter-Schwankungen zwischen den unterschiedlichen Sensor-Einrichtungen unterdrückt und das erhaltene Ausgangssignal hängt ausschließlich vom Sensor-Ereignis ab.

In diesem Dokument ist folgende Veröffentlichung zitiert:

- [1] Stevanovic, N, Hillebrand, M, Hosticka, BJ, Teuner, A  
(2000) "A CMOS Image Sensor for High-Speed Imaging",  
5 IEEE International Solid-State Circuits Conference  
2000:104-105

## Bezugszeichenliste

- 100 Sensor-Anordnung
- 101 erste Sensor-Einrichtung
- 102 zweite Sensor-Einrichtung
- 103 dritte Sensor-Einrichtung
- 104 vierte Sensor-Einrichtung
- 105 Multiplexer
- 106 Auslese-Schaltung
- 200 Sensor-Anordnung
- 201 ohmscher Widerstand
- 202 Kapazität
- 300 Diagramm
- 301 Abszisse
- 302 Ordinate
- 303 Signalverlauf-Kurve
- 400 Ausgangstreiber-Schaltung
- 401 MOS-Transistor
- 402 Spannungsquelle
- 403 Konstantstromquelle
- 404 ohmscher Widerstand
- 405 Kapazität
- 406 Versorgungsspannung
- 407 Massepotential
- 410 Ersatzschaltbild
- 411 gesteuerte Stromquelle
- 412 Innenwiderstand
- 500 Ausgangstreiber-Schaltung
- 510 Ersatzschaltbild
- 511 gesteuerte Stromquelle
- 512 Innenwiderstand
- 600 Sensor-Einrichtung
- 601 Feldeffekttransistor
- 601a erster Source-/Drain-Anschluss
- 601b zweiter Source-/Drain-Anschluss

601c Gate-Anschluss  
602 Spannungsquelle  
603 Amperemeter  
604 Versorgungsspannung  
605 Massepotential  
606 Kondensator  
700 Auswerte-Einheit  
701 Widerstand  
702 Eingang  
703 Operationsverstärker  
703a invertierender Eingang  
703b nicht-invertierender Eingang  
703c Ausgang  
704 Konstantspannungsquelle  
800 Sensor-Anordnung  
801 Sensor-Einrichtung  
802 Spannungsquelle  
803 Kondensator  
804 Erfass-Transistor  
804a erster Source-/Drain-Anschluss  
804b zweiter Source-/Drain-Anschluss  
804c Gate-Anschluss  
805 Kalibrier-Transistor  
805a erster Source-/Drain-Anschluss  
805b zweiter Source-/Drain-Anschluss  
805c Gate-Anschluss  
806 Auswahl-Transistor  
806a erster Source-/Drain-Anschluss  
806b zweiter Source-/Drain-Anschluss  
806c Gate-Anschluss  
807 Umschalt-Element  
808 erste Spaltenleitung  
809 Zeilenleitung  
810 Kalibrier-Konstantstromquelle  
811 Erfass-Konstantspannungsquelle

812 Strom-Erfass-Einheit  
813 Auswahl-Anschluss  
814 Kalibrier-Anschluss  
815 zweite Spaltenleitung  
900 Sensor-Anordnung  
901 Sensor-Einrichtung  
1000 Sensor-Anordnung  
1001 Schalt-Transistor  
1001a erster Source-/Drain-Anschluss  
1001b zweiter Source-/Drain-Anschluss  
1001c Gate-Anschluss  
1002, Schalt-Anschluss  
1003 dritte Spaltenleitung  
1004 Kalibrier-Konstantspannungsquelle  
1005 Sensor-Einrichtung  
1006 erste Zeilenleitung  
1007 zweite Zeilenleitung

**Patentansprüche:****1. Sensor-Anordnung**

mit einer Mehrzahl von auf und/oder in einem Substrat  
5 ausgebildeten Sensor-Einrichtungen, wobei jede der Sensor-Einrichtungen aufweist

- einen elektrischen Signal-Umsetzer;
- ein mit dem Signal-Umsetzer gekoppeltes Sensor-Element,  
10 mit dem die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-Ereignisses auf dem Sensor-Element charakteristisch beeinflussbar ist;
- eine Einrichtung zum Konstanthalten einer an dem Signal-Umsetzer anliegenden elektrischen Spannung;
- eine Einrichtung zum Erfassen des Werts des durch den  
15 Signal-Umsetzer fließenden elektrischen Stroms als Sensor-Signal.

**2. Sensor-Anordnung nach Anspruch 1,**

bei welcher der elektronische Signal-Umsetzer ein Transistor  
20 ist.

**3. Sensor-Anordnung nach Anspruch 1 oder 2,**

bei welcher der elektronische Signal-Umsetzer ein Feldeffekttransistor ist, dessen Gate-Anschluss mit dem  
25 Sensor-Element gekoppelt ist, wobei die Einrichtung zum Konstanthalten einer elektrischen Spannung derart eingerichtet ist, dass sie die elektrische Spannung zwischen den Source-/Drain-Anschlüssen des Feldeffekttransistors konstant hält.

**4. Sensor-Anordnung nach einem der Ansprüche 1 bis 3,**

mit einer Auswerte-Einheit, welcher der Wert des elektrischen Stroms als Sensor-Signal bereitgestellt ist.

**5. Sensor-Anordnung nach Anspruch 4,**

bei der die Auswerte-Einheit derart eingerichtet ist, dass  
35 sie aus dem Wert des elektrischen Stroms eine für diesen Wert

charakteristische elektrische Spannung bildet oder den Wert des elektrischen Stroms auf einen diesen charakterisierenden digital kodierten Wert abbildet.

- 5 6. Sensor-Anordnung nach Anspruch 5,  
bei der die Auswerte-Einheit einen Operationsverstärker aufweist
- mit einem ersten Eingang, an den das Sensor-Signal anlegbar ist;
  - 10 • mit einem zweiten Eingang, an den ein elektrisches Referenz-Potential anlegbar ist;
  - mit einem Ausgang, an dem die charakteristische elektrische Spannung bereitgestellt ist;
  - wobei der erste Eingang und der Ausgang mittels eines
  - 15 ohmschen Widerstands miteinander gekoppelt sind.
7. Sensor-Anordnung nach einem der Ansprüche 1 bis 6, ausgestaltet als Biosensor-Anordnung.
- 20 8. Sensor-Anordnung nach einem der Ansprüche 3 bis 7, die eine Kalibrier-Einrichtung zum Kalibrieren einer jeweiligen Sensor-Einrichtung aufweist, die derart eingerichtet ist, dass mit ihr der Gate-Bereich des Feldeffekttransistors auf ein derartiges elektrisches
- 25 Kalibrier-Potential bringbar ist, dass der elektrische Strom von Parameterschwankungen des Feldeffekttransistors unabhängig ist.
9. Sensor-Anordnung nach Anspruch 8,
- 30 bei der die Kalibrier-Einrichtung derart eingerichtet ist, dass zum Kalibrieren an den Gate-Anschluss und an einen Source-/Drain-Anschluss des Feldeffekttransistors ein elektrischer Kalibrier-Strom anlegbar ist.
- 35 10. Sensor-Anordnung nach einem der Ansprüche 4 bis 9, bei der die Auswerte-Einheit eine Correlated-Double-Sampling-Einrichtung aufweist, die derart eingerichtet ist, dass sie

bei einem Sensor-Ereignis einen von Parameterschwankungen des Feldeffekttransistors unabhängigen Wert des elektrischen Stroms bildet.

- 5 11. Sensor-Anordnung nach Anspruch 10,  
bei der die Correlated-Double-Sampling-Einrichtung derart  
eingerrichtet ist, dass mit ihr
- in einer Kalibrierphase der Gate-Bereich des  
Feldeffekttransistors auf ein elektrisches Kalibrier-  
10 Potential gebracht wird und der zugehörige Wert des  
elektrischen Stroms als Kalibrier-Signal erfasst und  
gespeichert wird;
  - in einer Erfassungsphase der Wert des elektrischen  
Stroms infolge eines Sensor-Ereignisses als Sensor-  
15 Signal erfasst wird;
  - in einer Auswertephase Sensor-Signal und Kalibrier-  
Signal gemeinsam ausgewertet werden.
- 20 12. Sensor-Anordnung nach einem der Ansprüche 1 bis 11,  
bei der die Sensor-Einrichtungen im Wesentlichen matrixförmig  
auf und/oder in dem Substrat angeordnet sind und mittels  
Zeilen- und Spaltenleitungen derart verschaltet sind, dass  
die Sensor-Einrichtungen einzeln, zeilenweise bzw.  
spaltenweise ansteuerbar sind.
- 25 13. Sensor-Anordnung nach Anspruch 12,  
bei der mindestens eine Auswerte-Einheit, mindestens eine  
Kalibrier-Einrichtung und/oder mindestens eine Correlated-  
Double-Sampling-Einrichtung für zumindest einen Teil der  
30 Sensor-Einrichtungen einer Zeilenleitung bzw. einer  
Spaltenleitung gemeinsam vorgesehen ist/sind.
14. Verfahren zum Betreiben einer Sensor-Anordnung
- mit einer Sensor-Anordnung mit einer Mehrzahl von auf  
35 und/oder in einem Substrat ausgebildeten Sensor-  
Einrichtungen, wobei jede der Sensor-Einrichtungen  
aufweist

- o einen elektrischen Signal-Umsetzer;
- o ein mit dem Signal-Umsetzer gekoppeltes Sensor-Element, mit dem die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-Ereignisses auf dem Sensor-Element charakteristisch beeinflussbar ist;
- o eine Einrichtung zum Konstanthalten einer an dem Signal-Umsetzer anliegenden elektrischen Spannung;
- o eine Einrichtung zum Erfassen des Werts des durch den Signal-Umsetzer fließenden elektrischen Stroms als Sensor-Signal;
- wobei gemäß dem Verfahren
  - o die elektrische Leitfähigkeit des Signal-Umsetzers infolge eines Sensor-Ereignisses auf dem Sensor-Element charakteristisch beeinflusst wird;
  - o die elektrische Spannung an dem Signal-Umsetzer konstant gehalten wird;
  - o der durch den Signal-Umsetzer fließende elektrische Strom als Sensor-Signal erfasst wird.

20

15. Verfahren nach Anspruch 14,  
bei dem als elektronischer Signal-Umsetzer ein Feldeffekttransistor verwendet wird, dessen Gate-Anschluss mit dem Sensor-Element gekoppelt wird, wobei die elektrische Spannung zwischen den Source-/Drain-Anschlüssen des Feldeffekttransistors konstant gehalten wird.

25

16. Verfahren nach Anspruch 15,  
bei dem zumindest ein Teil der Sensor-Einrichtungen kalibriert wird, indem der Gate-Bereich des jeweiligen Feldeffekttransistors auf ein derartiges elektrisches Kalibrier-Potential gebracht wird, dass der Wert des elektrischen Stroms bei einem Sensor-Ereignis von Parameterschwankungen des Feldeffekttransistors unabhängig ist.

35

17. Verfahren nach Anspruch 15,

bei dem unter Verwendung des Correlated-Double-Sampling-Verfahrens bei einem Sensor-Ereignis ein von Parameterschwankungen des Feldeffekttransistors unabhängiger Wert des elektrischen Stroms gebildet wird.

FIG 1 Stand der Technik

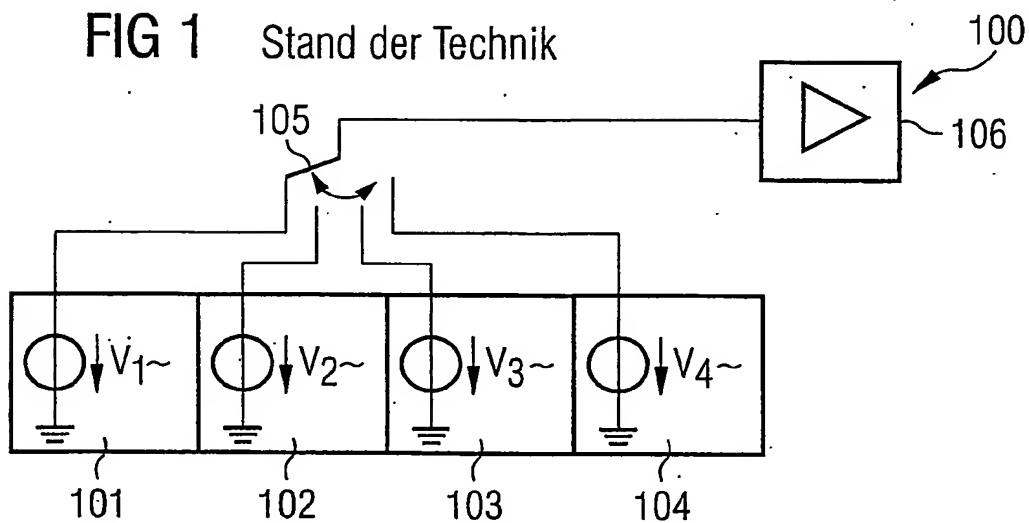


FIG 2 Stand der Technik

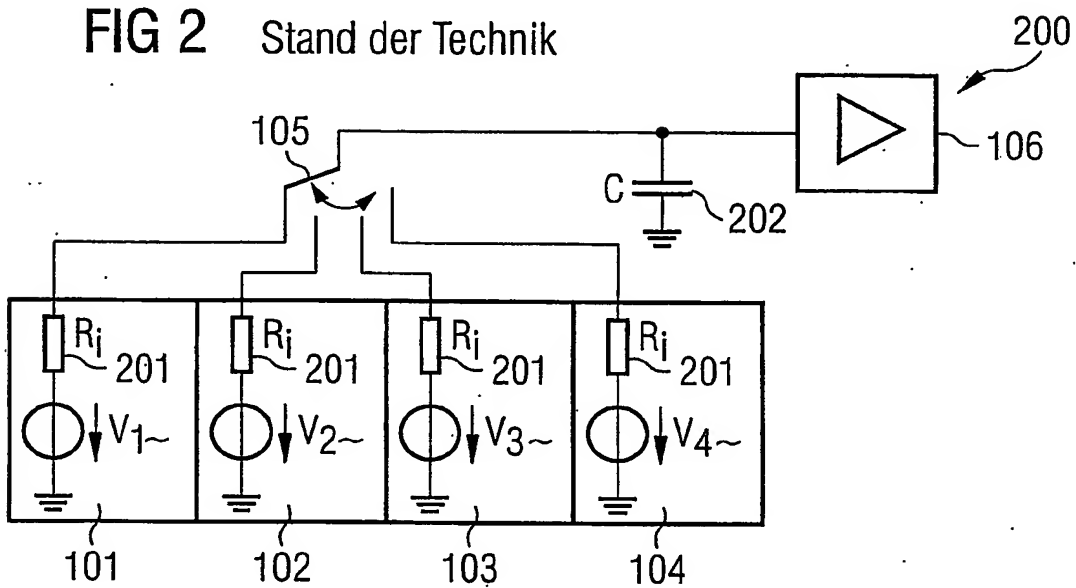
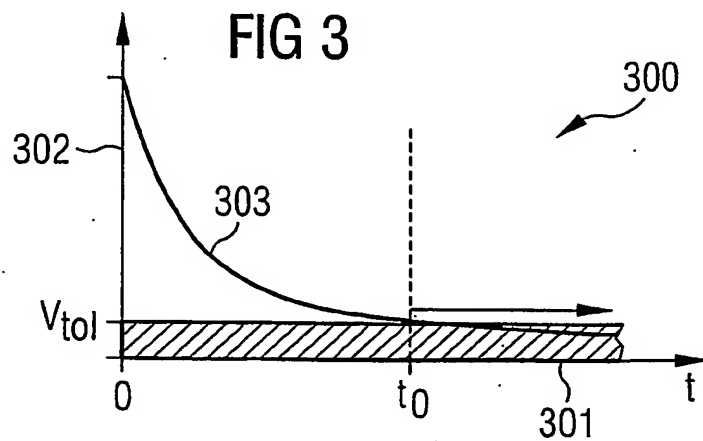
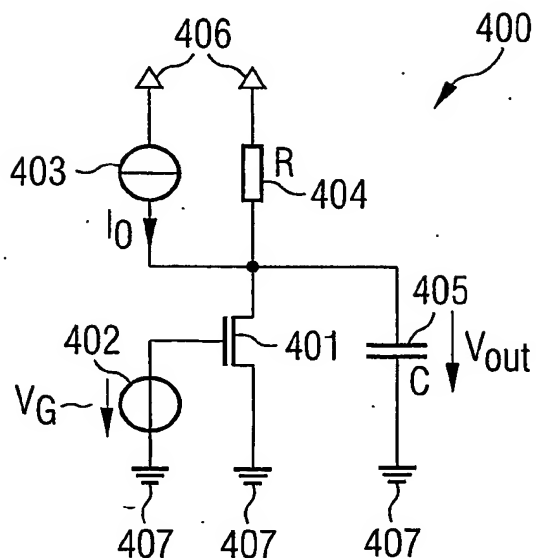


FIG 3

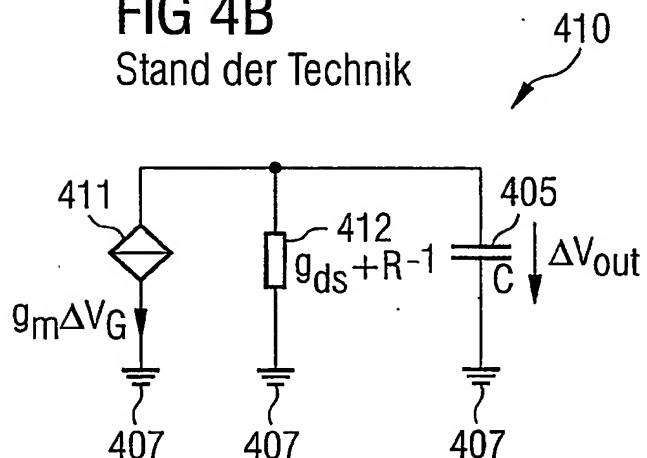


**FIG 4A**

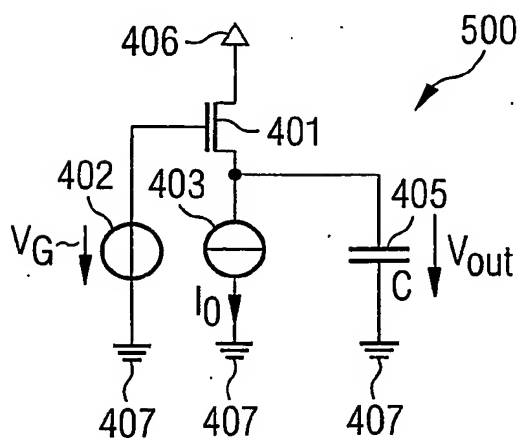
Stand der Technik

**FIG 4B**

Stand der Technik

**FIG 5A**

Stand der Technik

**FIG 5B**

Stand der Technik

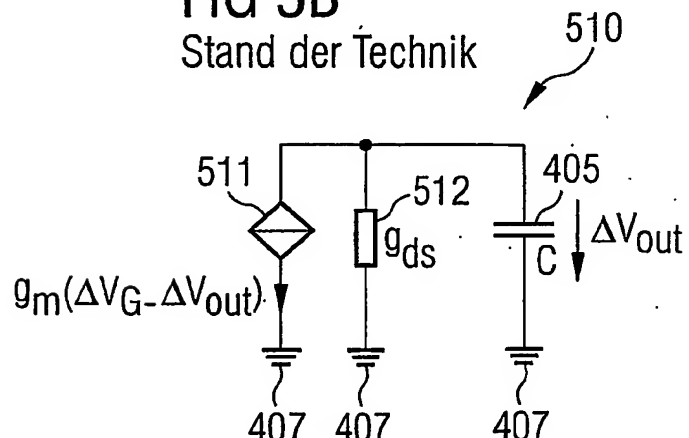


FIG 6

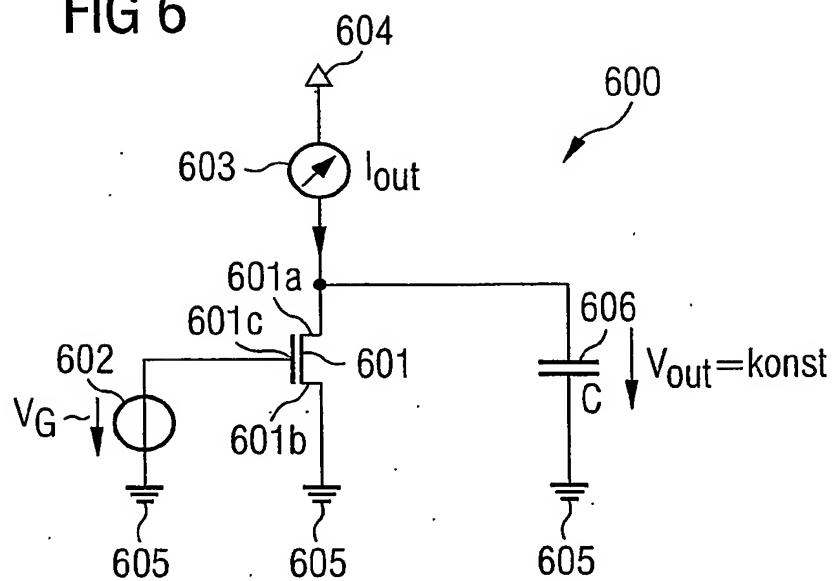
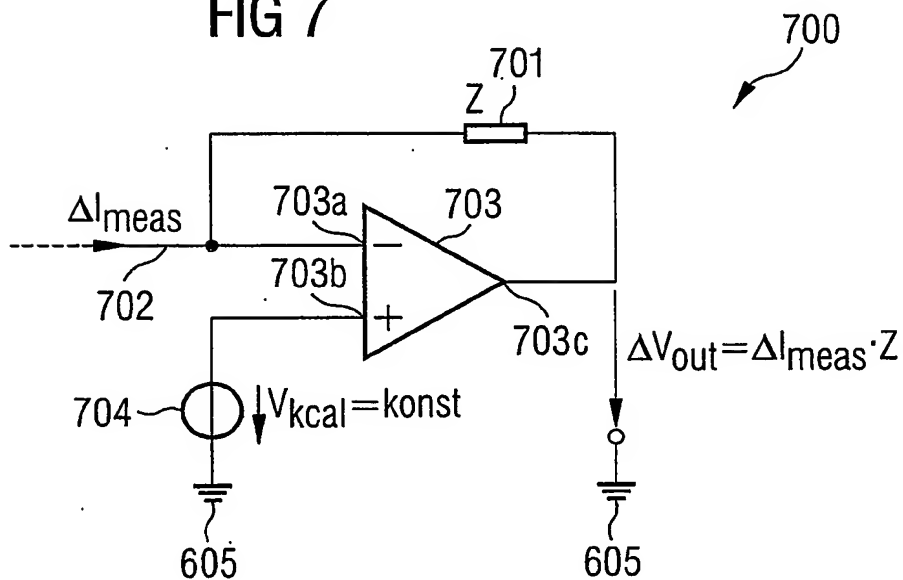


FIG 7



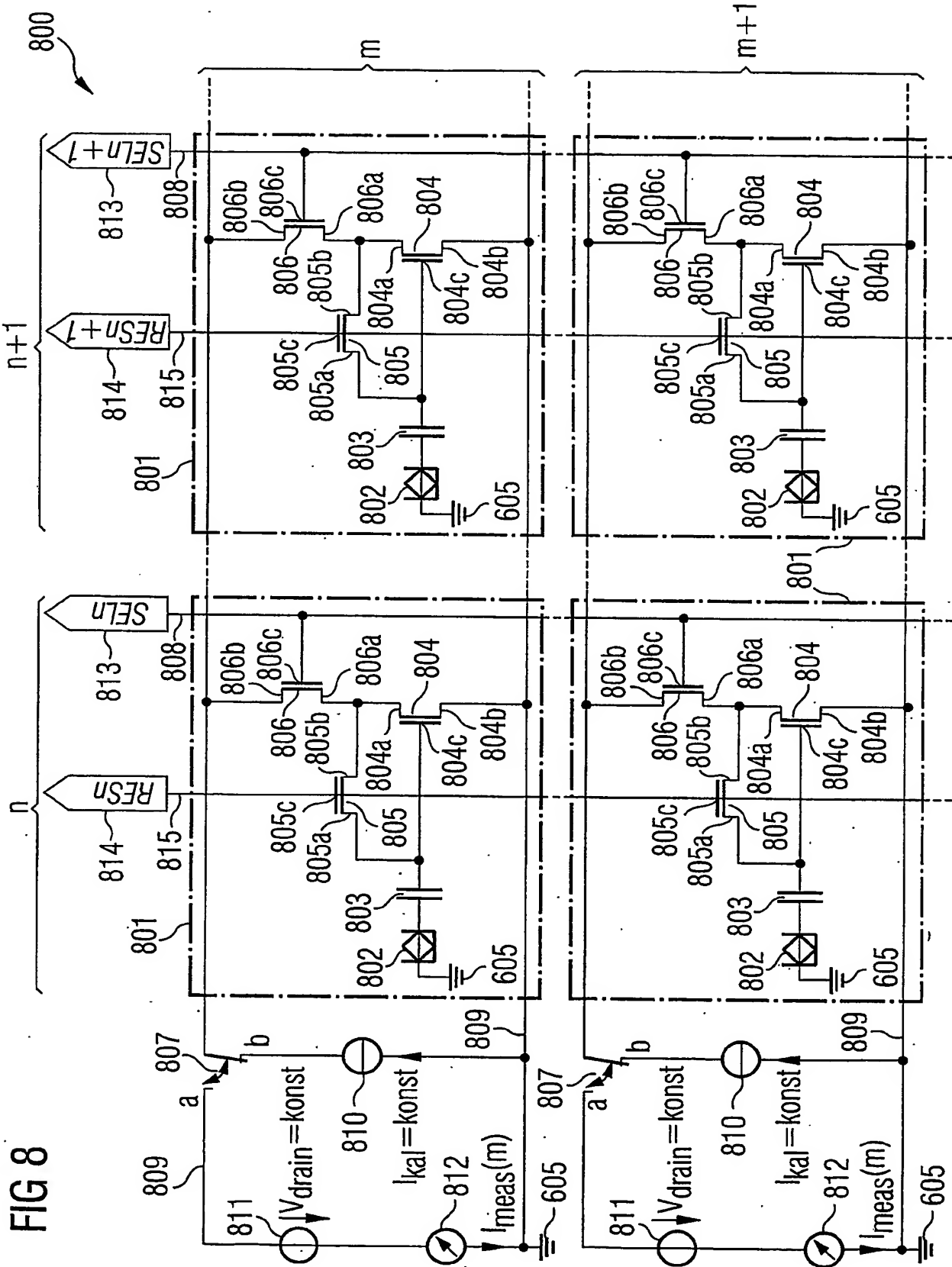


FIG 9

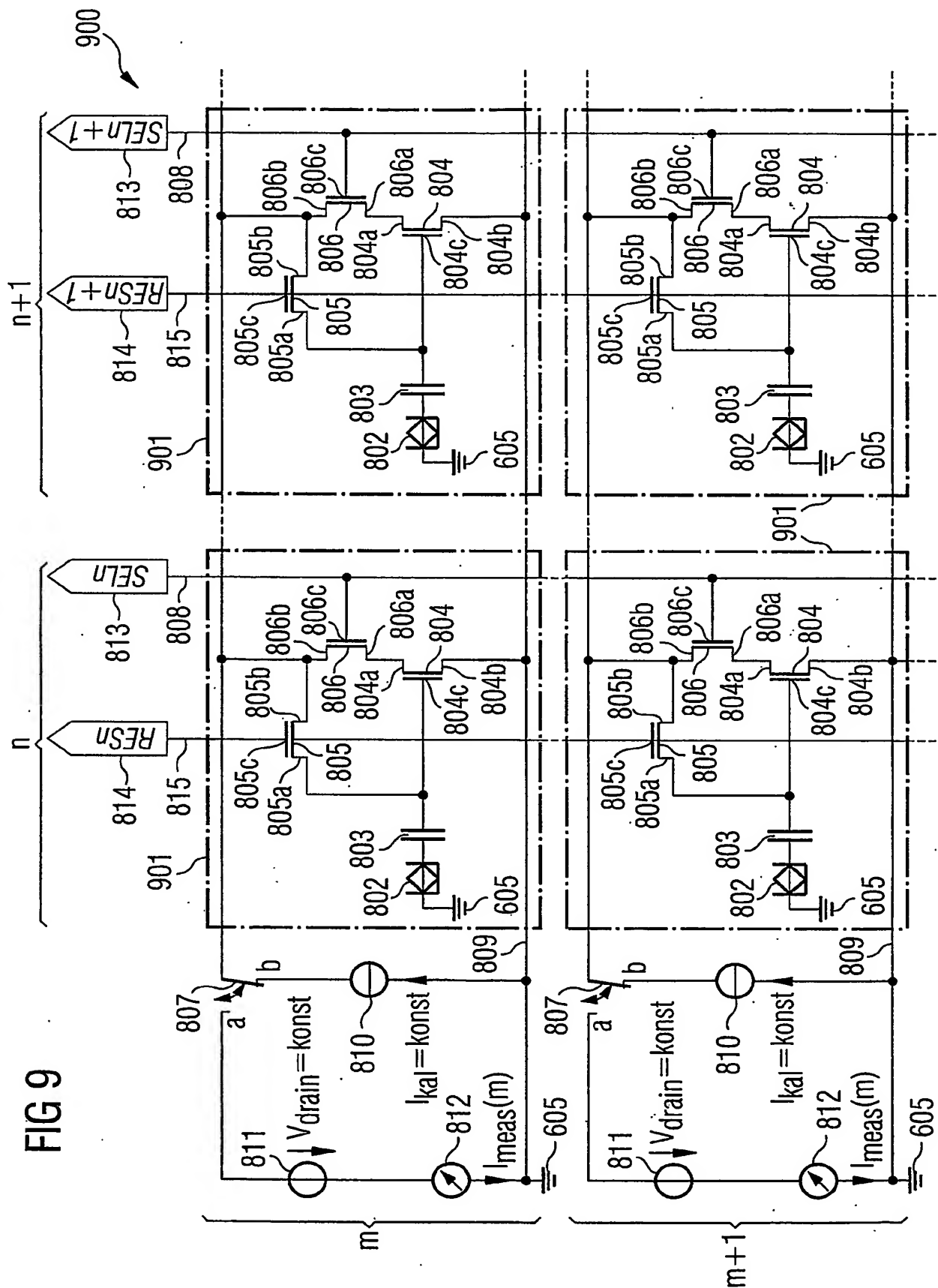
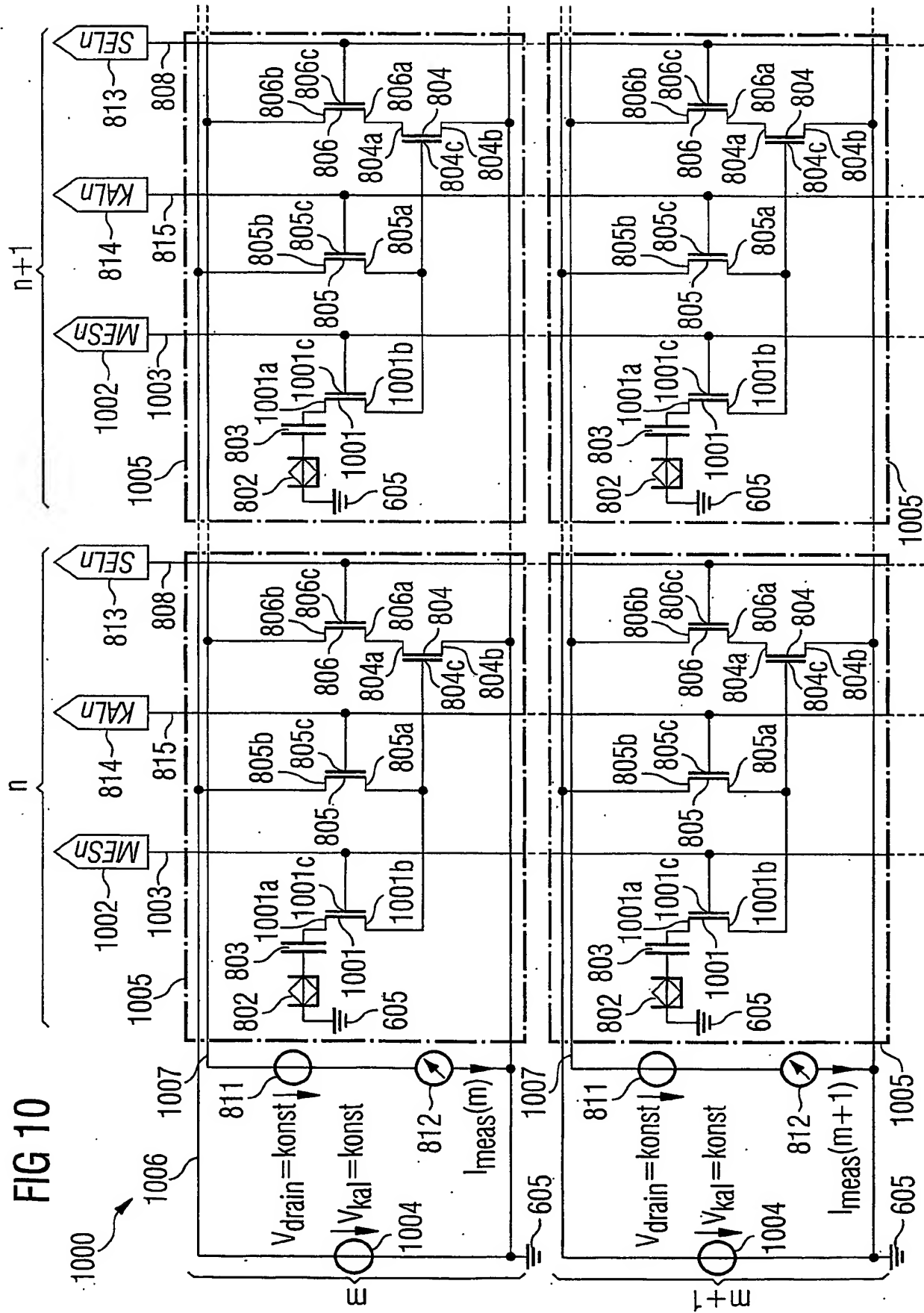


FIG 10



# INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/11381

A. CLASSIFICATION OF SUBJECT MATTER  
IPC 7 G01N27/414 G01N33/487

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 G01N

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data, PAJ, INSPEC, COMPENDEX

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	WO 88 08972 A (WASHINGTON TECH CENTER) 17 November 1988 (1988-11-17) page 4, line 29 -page 5, line 23 page 7, line 8 -page 8, line 30 page 14, line 1 - line 19 page 16, line 27 -page 17, line 2 ---	1-5,7, 12,14,15
X	US 2001/044177 A1 (MORGAN HYWEL ET AL) 22 November 2001 (2001-11-22) paragraph '0007! paragraph '0029! - paragraph '0034! paragraph '0038! ---	1-4,7, 12,14,15
X	FR 2 779 826 A (EUROPHTAL) 17 December 1999 (1999-12-17) page 2, line 33 -page 3, line 14 page 4, line 1 - line 26 column 6, line 24 - line 27 ---	1-5,14, 15
-/--		

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

\* Special categories of cited documents:

- \*A\* document defining the general state of the art which is not considered to be of particular relevance
- \*E\* earlier document but published on or after the international filing date
- \*L\* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- \*O\* document referring to an oral disclosure, use, exhibition or other means
- \*P\* document published prior to the international filing date but later than the priority date claimed

- \*T\* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- \*X\* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- \*Y\* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- \* & \* document member of the same patent family

Date of the actual completion of the international search

3 March 2004

Date of mailing of the international search report

10/03/2004

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Authorized officer

Stussi, E

# INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/11381

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 4 322 680 A (JANATA JIRI ET AL) 30 March 1982 (1982-03-30) column 6, line 13 - column 7, line 5 ---	1-4,7, 14,15
X	US 4 514 263 A (JANATA JIRI) 30 April 1985 (1985-04-30) column 3, line 33 - line 36 column 3, line 56 - line 65 column 5, line 48 - line 60 column 6, line 19 - line 29 column 7, line 39 - line 47 ---	1-4,14, 15
X	EP 0 241 991 A (SENTRON V O F) 21 October 1987 (1987-10-21) page 4, line 6 - line 16 ---	1-3,14, 15
X,P A	DE 101 51 020 A (INFINEON TECHNOLOGIES AG) 30 April 2003 (2003-04-30) paragraph '0070! - paragraph '0078! -----	1-3, 12-15 8-11,16, 17

# INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/EP 03/11381

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
WO 8808972	A	17-11-1988	CA 1318353 C EP 0313629 A1 WO 8808972 A1 US 5074977 A	25-05-1993 03-05-1989 17-11-1988 24-12-1991
US 2001044177	A1	22-11-2001	JP 2000033712 A US 2003170913 A1 CA 2248517 A1 EP 0908725 A1 US 2003032053 A1 US 2003180441 A1	02-02-2000 11-09-2003 30-03-1999 14-04-1999 13-02-2003 25-09-2003
FR 2779826	A	17-12-1999	FR 2779826 A1 AU 4049599 A CA 2334849 A1 EP 1086370 A1 WO 9966319 A1 JP 2002518673 T	17-12-1999 05-01-2000 23-12-1999 28-03-2001 23-12-1999 25-06-2002
US 4322680	A	30-03-1982	NONE	
US 4514263	A	30-04-1985	US 4411741 A JP 1655490 C JP 3021063 B JP 58129239 A	25-10-1983 13-04-1992 20-03-1991 02-08-1983
EP 0241991	A	21-10-1987	NL 8600872 A EP 0241991 A2 JP 62245150 A	02-11-1987 21-10-1987 26-10-1987
DE 10151020	A	30-04-2003	DE 10151020 A1 WO 03038420 A1	30-04-2003 08-05-2003

# INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/EP 03/11381

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES  
IPK 7 G01N27/414 G01N33/487

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

## B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)  
IPK 7 G01N

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der Internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ, INSPEC, COMPENDEX

## C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	WO 88 08972 A (WASHINGTON TECH CENTER) 17. November 1988 (1988-11-17) Seite 4, Zeile 29 -Seite 5, Zeile 23 Seite 7, Zeile 8 -Seite 8, Zeile 30 Seite 14, Zeile 1 - Zeile 19 Seite 16, Zeile 27 -Seite 17, Zeile 2 ----	1-5, 7, 12, 14, 15
X	US 2001/044177 A1 (MORGAN HYWEL ET AL) 22. November 2001 (2001-11-22) Absatz '0007! Absatz '0029! - Absatz '0034! Absatz '0038! ----	1-4, 7, 12, 14, 15
X	FR 2 779 826 A (EUROPHTAL) 17. Dezember 1999 (1999-12-17) Seite 2, Zeile 33 -Seite 3, Zeile 14 Seite 4, Zeile 1 - Zeile 26 Spalte 6, Zeile 24 - Zeile 27 ----- -/--	1-5, 14, 15

☒ Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

☒ Siehe Anhang Patentfamilie

\* Besondere Kategorien von angegebenen Veröffentlichungen :

\*A\* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

\*E\* älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

\*L\* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

\*O\* Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

\*P\* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

\*T\* Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

\*X\* Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

\*Y\* Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

\*Z\* Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

3. März 2004

Absenddatum des internationalen Recherchenberichts

10/03/2004

Name und Postanschrift der Internationalen Recherchenbehörde  
Europäisches Patentamt, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Stussi, E

# INTERNATIONALER RECHERCHENBERICHT

Intern. Aktenzeichen

PCT/EP 03/11381

## C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	US 4 322 680 A (JANATA JIRI ET AL) 30. März 1982 (1982-03-30) Spalte 6, Zeile 13 - Spalte 7, Zeile 5 ----	1-4, 7, 14, 15
X	US 4 514 263 A (JANATA JIRI) 30. April 1985 (1985-04-30) Spalte 3, Zeile 33 - Zeile 36 Spalte 3, Zeile 56 - Zeile 65 Spalte 5, Zeile 48 - Zeile 60 Spalte 6, Zeile 19 - Zeile 29 Spalte 7, Zeile 39 - Zeile 47 ----	1-4, 14, 15
X	EP 0 241 991 A (SENTRON V O F) 21. Oktober 1987 (1987-10-21) Seite 4, Zeile 6 - Zeile 16 ----	1-3, 14, 15
X, P A	DE 101 51 020 A (INFINEON TECHNOLOGIES AG) 30. April 2003 (2003-04-30) Absatz '0070! - Absatz '0078! -----	1-3, 12-15 8-11, 16, 17

# INTERNATIONALE RESEARCHENBERICHT

Angaben zu Veröffentlichung:  z. zur selben Patentfamilie gehören

Intern. Aktenzeichen

PCT/EP 03/11381

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
WO 8808972 A	17-11-1988	CA 1318353 C EP 0313629 A1 WO 8808972 A1 US 5074977 A	25-05-1993 03-05-1989 17-11-1988 24-12-1991
US 2001044177 A1	22-11-2001	JP 2000033712 A US 2003170913 A1 CA 2248517 A1 EP 0908725 A1 US 2003032053 A1 US 2003180441 A1	02-02-2000 11-09-2003 30-03-1999 14-04-1999 13-02-2003 25-09-2003
FR 2779826 A	17-12-1999	FR 2779826 A1 AU 4049599 A CA 2334849 A1 EP 1086370 A1 WO 9966319 A1 JP 2002518673 T	17-12-1999 05-01-2000 23-12-1999 28-03-2001 23-12-1999 25-06-2002
US 4322680 A	30-03-1982	KEINE	
US 4514263 A	30-04-1985	US 4411741 A JP 1655490 C JP 3021063 B JP 58129239 A	25-10-1983 13-04-1992 20-03-1991 02-08-1983
EP 0241991 A	21-10-1987	NL 8600872 A EP 0241991 A2 JP 62245150 A	02-11-1987 21-10-1987 26-10-1987
DE 10151020 A	30-04-2003	DE 10151020 A1 WO 03038420 A1	30-04-2003 08-05-2003